

Εισαγωγή στον Προγραμματισμό

ΔΙΑΔΙΚΑΣΤΙΚΑ

Δεν παραδίδονται σετ ασκήσεων τις 3 πρώτες εβδομάδες διδασκαλίας. Κατόπιν ισχύει ότι σας πει ο αντίστοιχος διδάσκων.

Στις εξετάσεις υπάρχει 1 θέμα στη θεωρία από τις 3 πρώτες εβδομάδες

Σημείωση: Η αντιγραφή ασκήσεων/θεμάτων μηδενίζει όλα τα αντίγραφα και το πρωτότυπο.

Στις παραδόσεις παίρνουμε παρουσίες. Η 6^η απουσία συνεπάγεται υποχρέωση επανάληψης παρακολούθησης.

Παναγιώτης Τζουνάκης
Φθινόπωρο 2025



Τμήμα Μαθηματικών

Αριστοτέλειο Πανεπιστήμιο Θεσσαλονίκης



Εισαγωγή στον Προγραμματισμό ΛΕΙΤΟΥΡΓΙΚΑ

Απαραίτητος ο ιδρυματικός λογαριασμός ΑΠΘ (βλ. <https://it.auth.gr/el/account/univID>)



Εισαγωγή στον Προγραμματισμό

ΛΕΙΤΟΥΡΓΙΚΑ

- 36 Η/Υ με Λειτουργικό Σύστημα MS Windows 11
- Η διαχειριστική ευθύνη για το ΛΣ και τις εφαρμογές έχει ανατεθεί στο ΚΗΔ (βλ. https://it.auth.gr/service/computerlabs/?tab=service_info)
- Στο τέλος του μαθήματος κάνουμε Shutdown τα MS Windows

Παναγιώτης Τζουνάκης

Φθινόπωρο 2025



Τμήμα Μαθηματικών

Αριστοτέλειο Πανεπιστήμιο Θεσσαλονίκης



Εισαγωγή στον Προγραμματισμό

ΛΕΙΤΟΥΡΓΙΚΑ

Ανάρτηση σημειώσεων στον ιστοχώρο του εργαστηρίου Η/Υ :

<https://clab.math.auth.gr/el/progaut2025>

Αριστοτέλειο Πανεπιστήμιο Θεσσαλονίκης
Τομέας Επιστήμης Υπολογιστών και Αριθμητικής Ανάλυσης, Τμήμα Μαθηματικών

Εργαστήριο Η/Υ

Τομέας Επιστήμης Υπολογιστών και Αριθμητικής Ανάλυσης
Τμήμα Μαθηματικών

Προβολή | Επεξεργασία | Διαγραφή | Αναθεωρήσεις | Μεταγραφή

Αρχική

"Εισαγωγή στον Προγραμματισμό Η/Υ" το φθινόπωρο του 2025 (θεωρία) ☆

Από 9 Σεπτεμβρίου, 2025

Βρίσκεστε στην ιστοσελίδα ανάρτησης εκπαιδευτικού κ.α. ηλεκτρονικού υλικού για τη **θεωρία (οι 3 πρώτες εβδομάδες διδασκαλίας)** στο εργαστηριακό μάθημα "Εισαγωγή στον Προγραμματισμό Η/Υ" το φθινόπωρο του 2025.

Το 1ο πρώτο μάθημα θα γίνει:

την **Δευτέρα 29 Σεπτεμβρίου** 2025 και ώρα **14:00 μ.μ.** (Τμήμα Α)

την **Τετάρτη 1 Οκτωβρίου** 2025 και ώρα **12:00 μ.** (Τμήμα Β)

Ο χαρακτήρας των παραπάνω δύο ημερών γίνεται όπως και στα υπόλοιπα μαθήματα με αλφαιβητική σειρά, δηλαδή: Τμήμα Α - Μ, Τμήμα Β - Ν - Ω.

Τα μαθήματα παρορν εκπαιδευτικά στους πρωταρχικές φοιτητές που έχουν εγγραφεί πριν την έναρξη των μαθημάτων (29/9/25). Φοιτητές σε εξάμηνο μεγαλύτερο του 1ου, όπως και άλλες κατηγορίες με μεταγενέστερη εγγραφή (π.χ. από μεταγραφή) θα μπορούσαν να παρακολουθήσουν το μάθημα το επόμενο εξάμηνο (άνοιξη 2026).

Για τις ημερομηνίες των τελικών εξετάσεων βλέπετε την ιστοσελίδα <https://math.auth.gr/programs/undergraduate/studies-and-exams-schedule/>

ΟΡΕΣ ΓΡΑΦΕΙΟΥ της εβδομάδας των παραδόσεων (στο εργαστήριο Η/Υ) Τρίτη 12:00 - 14:00 και Τετάρτη 10:00 - 12:00.

ΗΛΕΚΤΡΟΝΙΚΕΣ ΟΡΕΣ ΓΡΑΦΕΙΟΥ: Όταν το εργαστήριο Η/Υ είναι κλειστό, όπως φοιτητές επιθυμεί να επικοινωνήσει σε ώρα γραφείου, στέλνουν email p1 AT math DOT auth DOT gr - με προτεινόμενη μέρα και ώρα, κλείνομε ραντεβού και συνεχολύτουμε μόνο 20min.

Επίσης μπορείτε πάντα να στέλνετε email messages με απώλειες κόν στην ίδια διεύθυνση email.

Το ωρολόγιο πρόγραμμα μαθημάτων του τρέχοντος εξαμήνου τηρείται στην ιστοσελίδα <https://docs.google.com/spreadsheets/d/1ZPACX-1V5S7aPzVn5Fdy6u6B0h0aMmchbq4C0OghwscQ2ucR5C0h0u0a19X2z0Yp1a7X3FwCvCq07N0b-3u4W/pubhtml#gid=834747092>

ΣΗΜΕΙΩΣΕΙΣ ΜΑΘΗΜΑΤΩΝ -> βλ. τα συνημμένα pdf αρχεία παραπάνω.



Τμήμα Μαθηματικών

Αριστοτέλειο Πανεπιστήμιο Θεσσαλονίκης

Παναγιώτης Τζουνάκης
Φθινόπωρο 2025



Εισαγωγή στον Προγραμματισμό

Εισαγωγική ενότητα (25%) :
Βασικές έννοιες και τομείς
της Επιστήμης Υπολογιστών
1^η ομιλία

Παναγιώτης Τζουνάκης

Φθινόπωρο 2025



Περιεχόμενα

1. Εισαγωγή και επισκόπηση

Πληροφορία, Ιστορικά στοιχεία, αριθμητικά συστήματα (2/8/16-ικό), άλγεβρα Boole, αρχιτεκτονική Η/Υ, hard/firm/soft-ware, επίπεδα γλωσσών (μηχανή/assembly), μεταγλώτιση/διερμηνεία

2. Ανάλυση προβλημάτων, Αλγόριθμοι, Οργάνωση και δομές δεδομένων

3. Γλώσσες και μέθοδοι προγραμματισμού

Στάδια, κύκλος ζωής λογισμικού



Περιεχόμενα

4. Λειτουργικά Συστήματα, Πληροφοριακά Συστήματα

Εξοικείωση με DevC++

5. Τηλεπικοινωνίες και δίκτυα υπολογιστών

Δομή, τοπολογία, πρωτόκολλα, πρότυπα, οργάνωση διαχείριση και λειτουργία

6. Το Διαδίκτυο (Internet) και ο παγκόσμιος ιστός (World Wide Web)

Web1.0/2.0/3.0 , υπηρεσίες και εφαρμογές υπολογιστικού νέφους (cloud)



Στόχος η ανάπτυξη:

1. αναλυτικής σκέψης και ικανότητα σύνθεσης
2. νοοτροπίας σαφήνειας και αυστηρής (τυπικής) διατύπωσης
3. δημιουργικότητας, σχεδιαστικής φαντασίας
4. μεθοδικότητας στην εργασία
5. δεξιοτήτων αλγοριθμικής σκέψης-προσέγγισης
6. ικανότητας (αποδοτικής) επίλυσης προβλημάτων με ευθύ (απλό) τρόπο και ελαχιστοποίηση πόρων





Όψεις της Πληροφορίας

Déu Janus, escultura al Vaticà (Catalan)

- Λεξικό Τριανταφυλλίδη

πληροφορία η [pliroforía] O25 : 1. στοιχείο, μήνυμα (είδηση, ανακοίνωση, δήλωση, αναφορά κτλ.) που περιέχει και μεταδίδει μια γνώση για κτ. ή για κτ.

- Στην καθομιλουμένη

«πληροφορία» είναι ένα αφηρημένο ουσιαστικό που σημαίνει οποιαδήποτε ποσότητα δεδομένων, προγραμμάτων Η/Υ ή κειμένων που αποθηκεύονται, μεταφέρονται ή υφίστανται επεξεργασία σε κάποιο (φυσικό) μέσο. (πηγή: <https://plato.stanford.edu/entries/information/>)

- Διαισθητικά

Αποσαφήνιση πραγμάτων, καταστάσεων, εννοιών (π.χ. ανακοίνωση βαθμών εξετάσεων)

Άρση αβεβαιότητας και σκόπιμη θέση αντί τυχαιότητας (π.χ. αποτελέσματα κλήρωσης λαχείου)

Προσθήκη νέας (ενδεχομένως απρόσμενης) γνώσης, καινοτομία (π.χ. καταγραφή σωματιδίου σε πείραμα φυσικής)

Το ταίριασμα (συγκρότηση) της ποικιλομορφίας των μερών για τη σύνθεση του όλου σε δομή (π.χ. DNA)

Εμπορεύσιμο είδος, πηγή κέρδους, πόρος (π.χ. πρόβλεψη τιμής μετοχής στο χρηματιστήριο)

Τμήμα Μαθηματικών

Αριστοτέλειο Πανεπιστήμιο Θεσσαλονίκης





Déu Janus, escultura al Vaticà (Catalan)

Όψεις της Πληροφορίας

Μερικές επιστημονικές προσεγγίσεις

- Η πληροφορία ως εύρος (range) ενδεχομένων, επιλογών ή διαφορετικών διαμορφώσεων του συστήματος
Ενημερωμένη πληροφορία (update) μειώνει τις επιτρεπτές τιμές και συνεπώς την αβεβαιότητα της κατάστασης. Όσο λιγότερο πιθανό είναι το στοιχείο που τελικά προκύπτει, τόσο μεγαλύτερη είναι η πληροφορία της αντίστοιχης κατάστασης.
- Η πληροφορία ως συσχέτιση (correlation) μερών ενός δομημένου συστήματος
Η δομή καθορίζει κανάλια ανάμεσα σε μέρη όπου ρέει η πληροφορία. Συμπεραίνουμε πληροφορία σε ένα άκρο του καναλιού (μέρος του συστήματος) από την πληροφορία στο άλλο άκρο (άλλο μέρος).
- Η πληροφορία ως πρόγραμμα υπολογιστή (πολυπλοκότητα Kolmogorov)
Η πληροφορία σε μια ακολουθία δυαδικών ψηφίων (bits) είναι το μικρότερο πρόγραμμα το οποίο μπορεί να παράγει την ακολουθία αυτή, τρέχοντας σε μια μηχανή Turing.

Πηγές: <https://plato.stanford.edu/entries/information/> , <https://plato.stanford.edu/entries/logic-information/>



Είδη της Επεξεργασίας



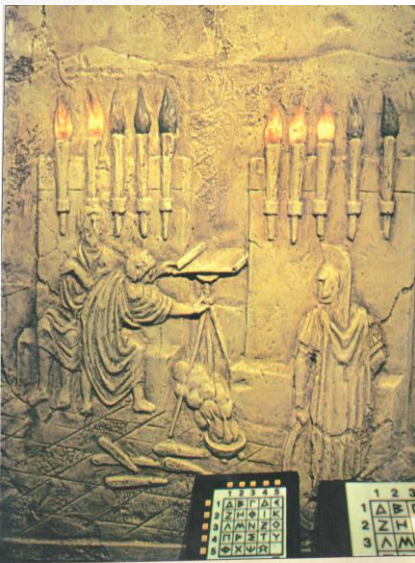
Ο Ήφαιστος κατασκευάζει την ασπίδα του Αχιλλέα

Υπολογισμοί

1. Εισάγουμε τα δεδομένα εισόδου στον υπολογιστή.
2. Η εξελικτική διαδικασία του υπολογισμού διαμορφώνει επιτόπου τα δεδομένα εξόδου από τα δεδομένα εισόδου μετά από κάποιο χρόνο.
3. Εξάγουμε τα δεδομένα εξόδου από τον ίδιο υπολογιστή.

Επικοινωνία

1. Εισάγουμε τα δεδομένα εισόδου στον υπολογιστή.
2. Ο υπολογιστής μεταφέρει αυτούσια τα δεδομένα εισόδου σε ένα δίκτυο τηλεπικοινωνιών. Το δίκτυο παραδίδει τα δεδομένα αυτά σε απομακρυσμένο (σε άλλο τόπο) υπολογιστή μετά από κάποιο χρόνο.
3. Εξάγουμε τα δεδομένα εξόδου (ιδανικά ίδια με τα δεδομένα εισόδου) από τον απομακρυσμένο υπολογιστή.



Έργο με την πυρσίδα ή τον οπτικό τηλεγράφο των Κλεομένη και Δημοκλείτου (150 π.Χ.)
Αναδημοσίευση από περιοδικό "Μουσείο Τηλεπικοινωνιών" Ενημερωτική έκδοση ΟΤΕ,





Θεωρία Πληροφορίας

ΑΡΙΣΤΟΤΕΛΕΙΟ

ΠΑΝΕΠΙΣΤΗΜΙΟ

ΘΕΣΣΑΛΟΝΙΚΗΣ

ΤΜΗΜΑ

ΜΑΘΗΜΑΤΙΚΩΝ

Οδηγός σπουδών 2020-21

https://math.auth.gr/wp-content/uploads/2021/02/study_guide_2020-2021-3.pdf

Φωτογραφία εξωφύλλου: Claude Elwood Shannon (30 Απριλίου 1916 – 24 Φεβρουαρίου 2001)

Η φωτογραφία λήφθηκε από την ιστοσελίδα:

<https://history-computer.com/ModernComputer/thinkers/Shannon.html>

Στη φωτογραφία του εξωφύλλου εικονίζεται ο Claude Elwood Shannon, γνωστός ως «πατέρας της Θεωρίας Πληροφορίας και της Μαθηματικής Κρυπτογραφίας». Το 1936,



Ακρογωνιαίοι λίθοι στην κατασκευή υπολογιστών

αναλυτικά βλ.

https://en.wikipedia.org/wiki/History_of_computing_hardware

- 1642 Pascal +,-
- 1671 Leibniz +,-,*,/
- 1827 Babbage: Polynomial
Difference engine evaluation
(method of finite
differences)



- 1834 Babbage:
Analytical Engine
(Never completed) General
purpose
computation
- 1941 Zuse: Z3 General
purpose
computation
- 1944 Aiken:
Harvard Mark I General
purpose
computation



- 1943-1946 ENIAC (*E*lectronic *N*umerical *I*ntegrator and *C*alculator)
University of Pennsylvania
John Mauchly, Presper Eckert
(30 tons, 18000 vacuum tubes!)
- Μηχανισμός των Αντικυθήρων (ανακαλύφτηκε το 1900)
1971 Derek Price: Φορητός ημερολογιακός (ηλιακός-σεληνιακός) υπολογιστής
IEEE Micro (1984): Ο πρώτος φορητός υπολογιστής!!



Ιστορικά στοιχεία

Ο μηχανισμός των Αντικυθήρων



Ιστορικά στοιχεία

Ο μηχανισμός των Αντικυθήρων

Κατασκευή 150 – 100 π.Χ.
Διαστάσεις 30x20x10 cm



© Rien van de Wijngaert



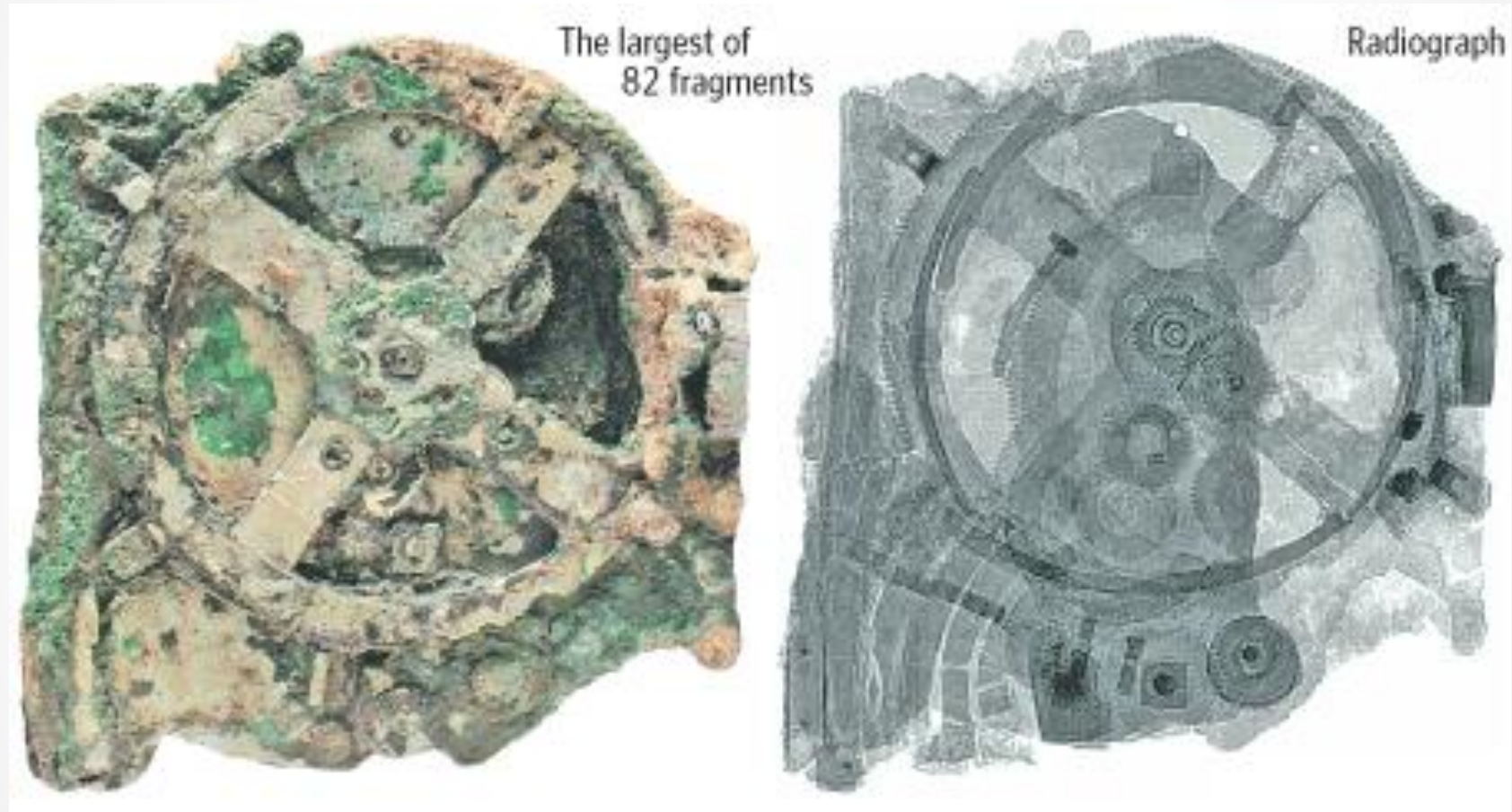
Τμήμα Μαθηματικών

Αριστοτέλειο Πανεπιστήμιο Θεσσαλονίκης



Ιστορικά στοιχεία

Ο μηχανισμός των Αντικυθήρων



Ιστορικά στοιχεία

Ο μηχανισμός των

Αντικυθήρων



© Antikythera Mechanism Research Project



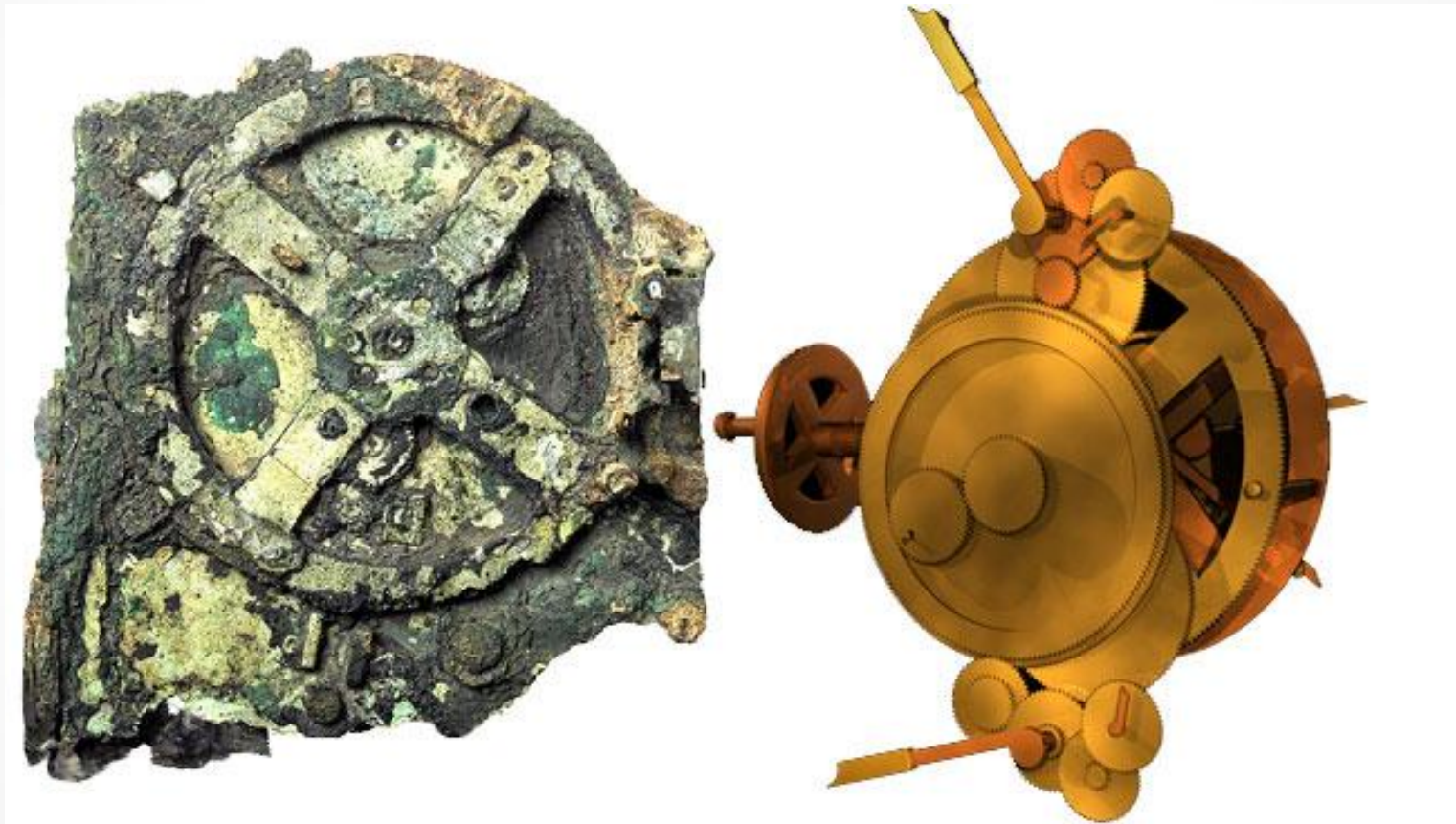
Τμήμα Μαθηματικών

Αριστοτέλειο Πανεπιστήμιο Θεσσαλονίκης



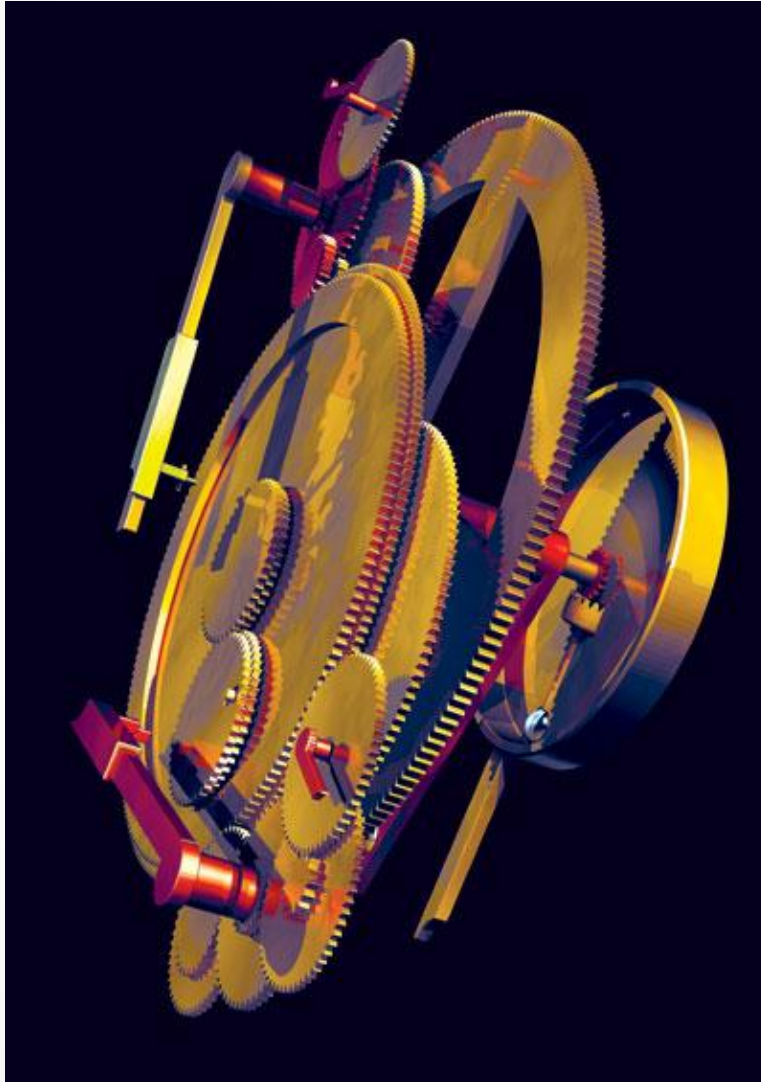
Ιστορικά στοιχεία

Ο μηχανισμός των Αντικυθήρων



Ιστορικά στοιχεία

Ο μηχανισμός των Αντικυθήρων



F. Charette

High tech from Ancient Greece

Nature, vol 444, 30 November 2006, 551-552

J. Seiradakis, et al.

Decoding the ancient Greek astronomical
calculator known as the Antikythera

Mechanism

Nature, vol. 444, 30 November 2006, 587-591

T. Freeth, et al.

Calendars with Olympiad display and eclipse prediction on
the Antikythera Mechanism

Nature, vol. 454, 31 July 2008, 614-617

<http://www.antikythera-mechanism.gr>

<http://www.antikythera-mechanism.gr/media/movies>



Ιστορικά στοιχεία

<https://ethw.org/w/images/1/19/Timeline.pdf>



https://en.wikipedia.org/wiki/History_of_computer_science

https://en.wikipedia.org/wiki/Timeline_of_computing

https://en.wikipedia.org/wiki/List_of_pioneers_in_computer_science



Τμήμα Μαθηματικών

Αριστοτέλειο Πανεπιστήμιο Θεσσαλονίκης



Ιστορικά στοιχεία

Η Επιστήμη Υπολογιστών σήμερα:

- Θεωρητική
 - Ανάλυση Αλγορίθμων
 - Θεωρία Υπολογισιμότητας (Computability)
 - Θεωρία Πολυπλοκότητας (Complexity)
 - Θεωρία Γλωσσών
 - Formal Methods (Specification & Verification)
 - Θεωρία Πληροφορίας, **κρυπτογραφία**
 - ...



Ιστορικά στοιχεία

Η Επιστήμη Υπολογιστών σήμερα:

- Εφαρμοσμένη

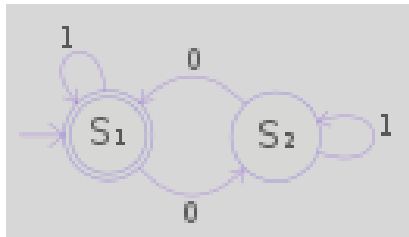
- Υλικό (hardware) : ψηφιακή σχεδίαση, αρχιτεκτονική Η/Υ
- Λογισμικό : Εφαρμογές, Λειτουργικά Συστήματα, ...
- Τεχνητή Νοημοσύνη
- Δίκτυα Δεδομένων
- Πληροφοριακά Συστήματα, Βάσεις δεδομένων/γνώσης
- Γραφικά, διεπαφή (interface) χρήστη,
- Ασφάλεια, **κρυπτογραφία**
- ...



Η Επιστήμη Υπολογιστών με εικόνες

βλ. https://en.wikipedia.org/wiki/Computer_science

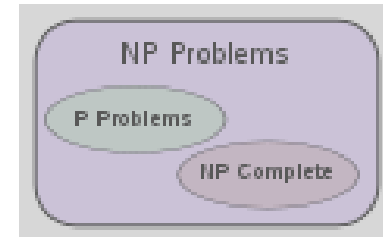
Theory of computation



Automata theory

$$M = \{X : X \notin X\}$$

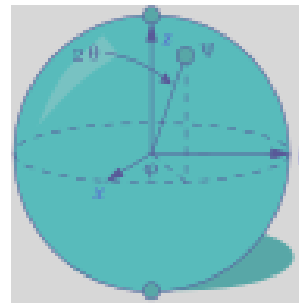
Computability theory



Computational complexity theory

GNITIRW-TERCES

Cryptography



Quantum computing theory



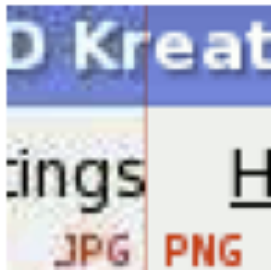
Digital circuit theory



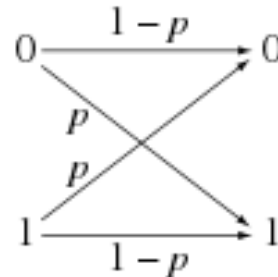
Η Επιστήμη Υπολογιστών με εικόνες

βλ. https://en.wikipedia.org/wiki/Computer_science

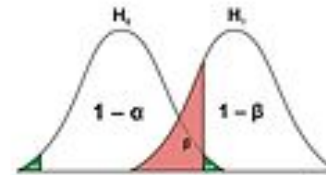
Information and coding theory



Source coding



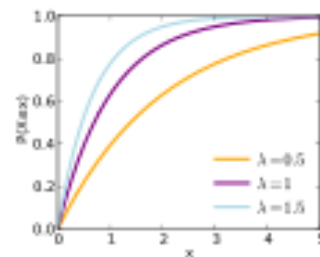
Channel capacity



Signal detection theory

```
gcc -O3 foo.c
```

Algorithmic information theory



Information geometry

$$\hat{\theta} = \operatorname{argmax}_{\theta} P(x|\theta)$$

Estimation theory

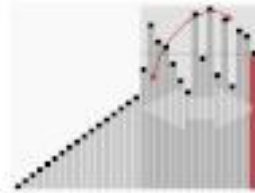


Η Επιστήμη Υπολογιστών με εικόνες

βλ. https://en.wikipedia.org/wiki/Computer_science

Data structures and algorithms

$O(n^2)$



Analysis of algorithms

Algorithms

Data structures

Combinatorial optimization

Computational geometry



Τμήμα Μαθηματικών

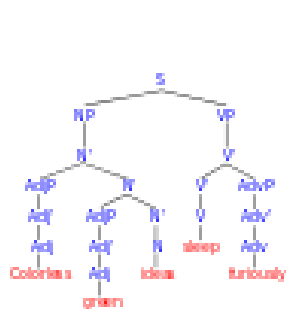
Αριστοτέλειο Πανεπιστήμιο Θεσσαλονίκης



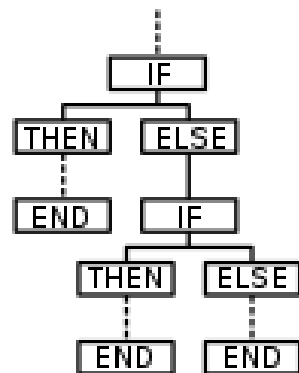
Η Επιστήμη Υπολογιστών με εικόνες

βλ. https://en.wikipedia.org/wiki/Computer_science

Programming language theory



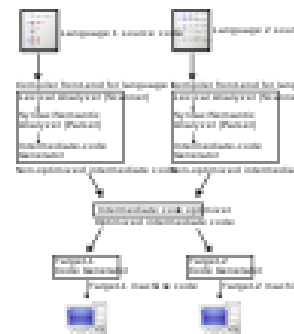
Formal languages



Formal semantics

$\Gamma \vdash x : \text{Int}$

Type theory



Compiler design

```
def add(x, y):  
    return x + y  
  
def multiply(x, y):  
    return x * y  
  
def main():  
    x = 1  
    y = 2  
    z = add(x, y)  
    w = multiply(x, y)  
    print(z, w)  
  
if __name__ == '__main__':  
    main()
```

Programming languages



Η Επιστήμη Υπολογιστών με εικόνες

βλ. https://en.wikipedia.org/wiki/Computer_science

Formal methods

$(a \vee \neg b) \wedge b$

|

$\neg a$

```
Q.E.D.
theorem
  forall m n : nat,
    nat.add (forall a b : nat, a + b = b + a) =
      (forall a b : nat) (a + b = b + a) :=
    eq_refl (forall a b : nat, a + b = b + a)
  (forall a b : nat, a + b = b + a) :=
    eq_refl (forall a b : nat, a + b = b + a)
  (forall a b : nat, a + b = b + a) :=
    eq_refl (forall a b : nat, a + b = b + a)
  (forall a b : nat, a + b = b + a) :=
    eq_refl (forall a b : nat, a + b = b + a)
  (forall a b : nat, a + b = b + a) :=
    eq_refl (forall a b : nat, a + b = b + a)
```

Formal verification

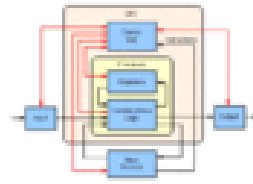
Automated theorem proving



Η Επιστήμη Υπολογιστών με εικόνες

βλ. https://en.wikipedia.org/wiki/Computer_science

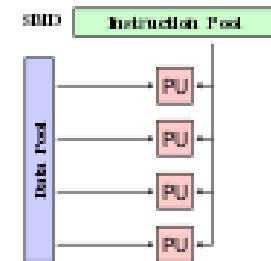
Computer
architecture
& engineering



Processor



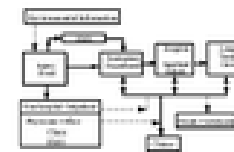
Microarchitecture



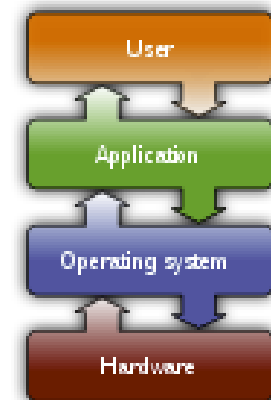
Multiprocessing



Ubiquitous computing



Systems architecture



Operating systems



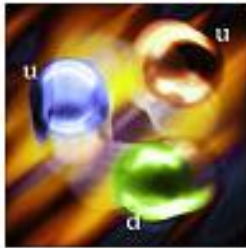
Η Επιστήμη Υπολογιστών με εικόνες

βλ. https://en.wikipedia.org/wiki/Computer_science

Scientific computing and simulation



Numerical analysis



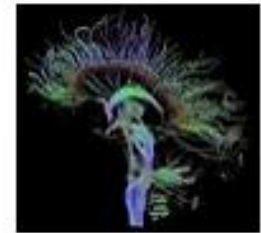
Computational physics



Computational chemistry



Bioinformatics



Computational neuroscience

Η Επιστήμη Υπολογιστών με εικόνες

βλ. https://en.wikipedia.org/wiki/Computer_science

General
Artificial Intelligence



Machine learning



Computer vision

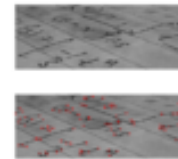
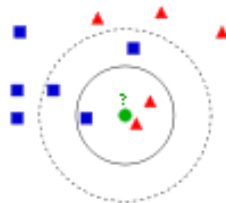
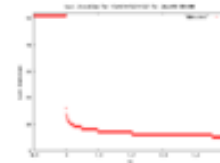


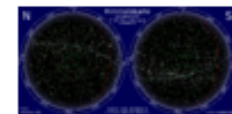
Image processing



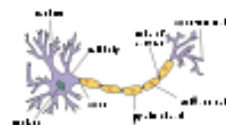
Pattern recognition



Data mining



Evolutionary computation



Knowledge representation and reasoning

abcdefghijklmnopqrstuvwxyz
ABCDEFGHIJKLMNOPQRSTUVWXYZ

Natural language processing



Robotics



Η Επιστήμη Υπολογιστών σήμερα:

Οι υπολογιστές είναι ο καταλύτης για την 4^η Βιομηχανική Επανάσταση (4IR)

https://en.wikipedia.org/wiki/Fourth_Industrial_Revolution

<https://www.weforum.org/agenda/2016/01/the-fourth-industrial-revolution-what-it-means-and-how-to-respond/>

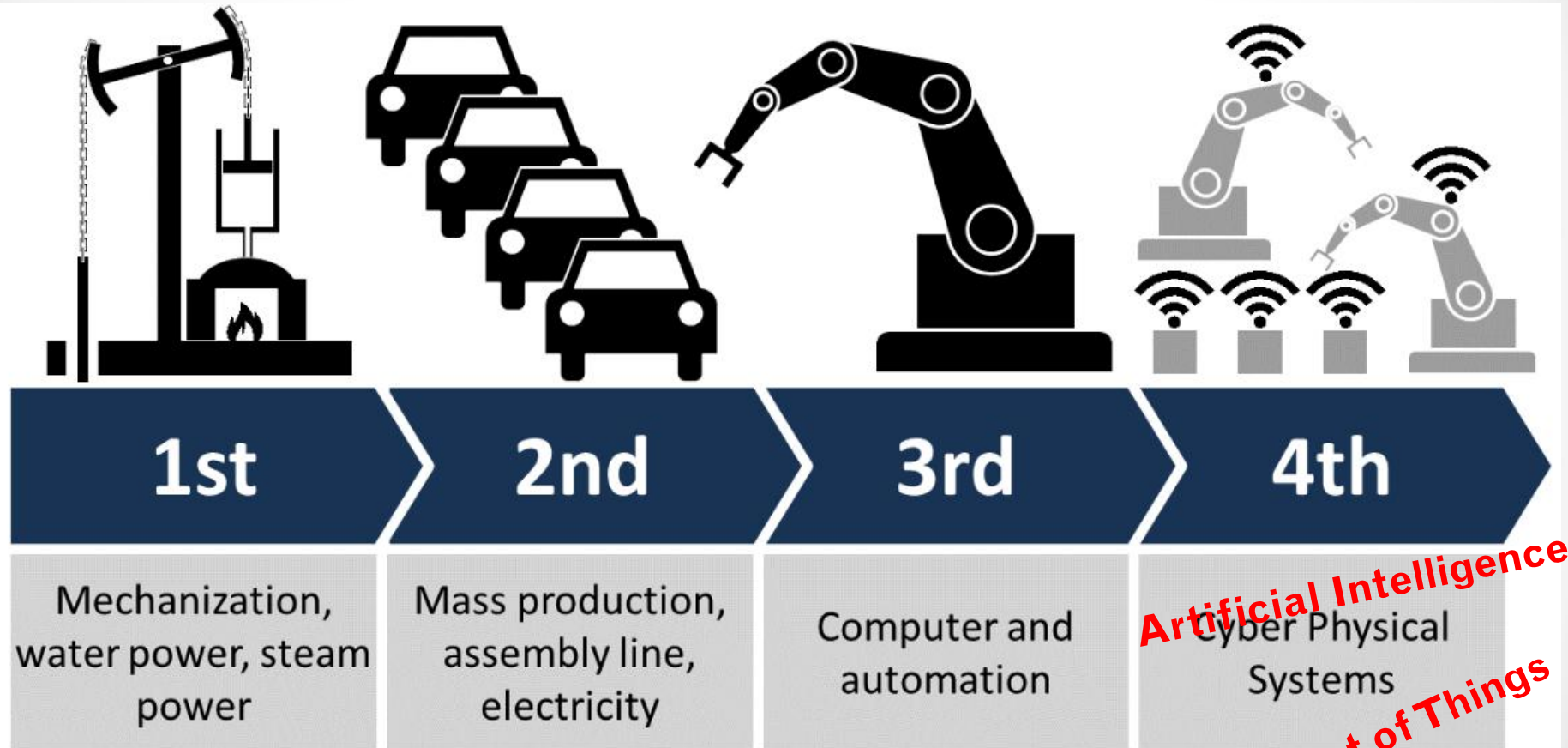


Image Credit: "Christoph Roser at AllAboutLean.com"



Τμήμα Μαθηματικών

Αριστοτέλειο Πανεπιστήμιο Θεσσαλονίκης



Αριθμητικά συστήματα

Δεκαδικό σύστημα (βάση είναι το 10, δεκαδικά ψηφία) :

$$(d_n \dots d_2 d_1 d_0)_{10} \stackrel{\text{def}}{=} d_n \times 10^n + \dots + d_2 \times 10^2 + d_1 \times 10^1 + d_0 \times 10^0$$

όπου $d_0, d_1, d_2, \dots, d_n \in \{0, 1, \dots, 9\}$

$$(532)_{10} \stackrel{\text{def}}{=} 5 \times 100 + 3 \times 10 + 2 \times 1 \stackrel{\text{def}}{=} 5 \times 10^2 + 3 \times 10^1 + 2 \times 10^0$$

Δυαδικό σύστημα (βάση είναι το 2, δυαδικά ψηφία – binary digits (bits)) :

$$(d_n \dots d_2 d_1 d_0)_2 \stackrel{\text{def}}{=} d_n \times 2^n + \dots + d_2 \times 2^2 + d_1 \times 2^1 + d_0 \times 2^0$$

όπου $d_0, d_1, d_2, \dots, d_n \in \{0, 1\}$

$$(532)_{10} \stackrel{\text{def}}{=} (1000010100)_2 \stackrel{\text{def}}{=} 1 \times \textcolor{blue}{512} + \dots + 1 \times \textcolor{blue}{16} + 0 \times 8 + 1 \times \textcolor{blue}{4} + 0 \times 2 + 0 \times 1$$
$$= 1 \times 2^9 + 1 \times 2^4 + 1 \times 2^2$$



Αριθμητικά συστήματα

Οκταδικό σύστημα (βάση είναι το 8, οκταδικά ψηφία - oct) :

$$(d_n \dots d_2 d_1 d_0)_8 \stackrel{\text{def}}{=} d_n \times 8^n + \dots + d_2 \times 8^2 + d_1 \times 8^1 + d_0 \times 8^0$$

όπου $d_0, d_1, d_2, \dots, d_n \in \{0, 1, 2, 3, 4, 5, 6, 7\}$

$$(532)_8 \stackrel{\text{def}}{=} 5 \times 64 + 3 \times 8 + 2 \times 1 \stackrel{\text{def}}{=} 5 \times 8^2 + 3 \times 8^1 + 2 \times 8^0$$

ΠΡΟΣΟΧΗ!!! : $(532)_8 \neq (532)_{10}$

binary 2 octal : 3 bits στη σειρά αντικαθίστανται από το αντίστοιχο οκταδικό ψηφίο, αρχίζοντας από το λιγότερο σημαντικό bit.
Συμπληρώνουμε μηδενικά αριστερά του περισσότερου σημαντικού bit εφόσον χρειάζεται.

$$(\text{1101001010})_2 = (\text{1512})_8$$



Αριθμητικά συστήματα

Δεκαεξαδικό σύστημα (βάση είναι το 16, δεκαεξαδικά ψηφία - hex) :

$$(d_n \dots d_2 d_1 d_0)_2 \stackrel{\text{def}}{=} d_n \times 16^n + \dots + d_2 \times 16^2 + d_1 \times 16^1 + d_0 \times 16^0$$

όπου $d_0, d_1, d_2, \dots, d_n \in \{0, 1, \dots, 9, A, B, C, D, E, F\}$

$$(532)_{16} \stackrel{\text{def}}{=} 5 \times 256 + 3 \times 16 + 2 \times 1 \stackrel{\text{def}}{=} 5 \times 16^2 + 3 \times 16^1 + 2 \times 16^0$$

binary 2 hexadecimal : 4 bits στη σειρά αντικαθίστανται από το αντίστοιχο δεκαεξαδικό ψηφίο, αρχίζοντας από το λιγότερο σημαντικό bit. Συμπληρώνουμε μηδενικά αριστερά του περισσότερου σημαντικού bit εφόσον χρειάζεται.

$$(\text{1101001010})_2 = (\text{34A})_{16} = (1512)_8$$



Παρένθεση: Κλασσικά bits και ...πιο «εξωτικά» bits



Bit

0



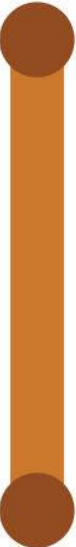

1

State: 0 or 1



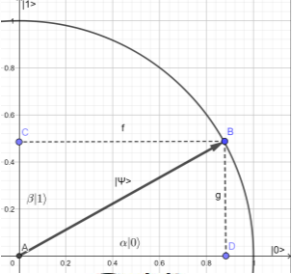
Pbit

0



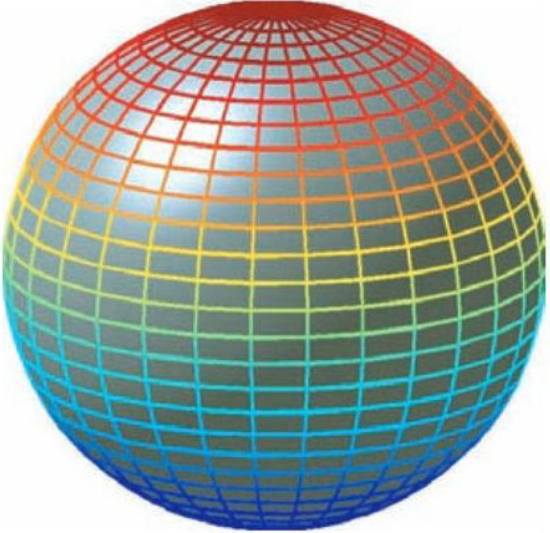
1

$\{p:0, (1 - p):1\}$



Qubit

$|0\rangle$



$|1\rangle$

$\alpha|0\rangle + \beta|1\rangle$
 $|\alpha|^2 + |\beta|^2 = 1$

Πηγή: https://open.substack.com/pub/normalcomputing/p/thermodynamic-ai-intelligence-from?utm_campaign=post&utm_medium=web



Αριθμητικά συστήματα

Αριθμητικές πράξεις : (business) as usual!

Πρόσθεση:

$$\begin{array}{r} 1\ 1\ 1\ 1\ 1 \quad (\text{carried digits}) \\ 0\ 1\ 1\ 0\ 1 \\ +\ 1\ 0\ 1\ 1\ 1 \\ \hline = 1\ 0\ 0\ 1\ 0\ 0 = 36 \end{array}$$

Πολλαπλασιασμός:

$$\begin{array}{r} 1\ 0\ 1\ 1 \quad (A) \\ \times 1\ 0\ 1\ 0 \quad (B) \\ \hline 0\ 0\ 0\ 0 \quad \leftarrow \text{Corresponds to the rightmost 'zero' in } B \\ + 1\ 0\ 1\ 1 \quad \leftarrow \text{Corresponds to the next 'one' in } B \\ + 0\ 0\ 0\ 0 \\ + 1\ 0\ 1\ 1 \\ \hline = 1\ 1\ 0\ 1\ 1\ 1\ 0 \end{array}$$



The diagram illustrates the addition of two 8-bit numbers using a carry chain. The top part shows the initial state with carry-in 'x' and carry-out '1'. The bottom part shows the final state with carry-in '1' and carry-out '1'. The carry chain is represented by a sequence of colored blocks (blue, green, yellow, orange, red, dark red) with arrows indicating the flow of the carry signal. The final result is shown as a sequence of bits: 1, 1, 1, 0, 0, 0, 0, 1.

Αριθμητικά συστήματα

Δυαδικοί αριθμοί με πρόσημο : Το συμπλήρωμα ως προς 2

Ορισμός: Για δυαδικό αριθμό x που αναπαριστάται με N το πλήθος bits, είναι ο δυαδικός αριθμός y , τέτοιος ώστε $x + y = 2^N$

Υπολογισμός: Αντιστρέφουμε όλα τα bits (σημ: αυτό ονομάζεται «συμπλήρωμα ως προς 1») και κατόπιν προσθέτουμε 1.

Three-bit signed integers

Decimal value	Two's-complement Representation
0	000
1	001
2	010
3	011
-4	100
-3	101
-2	110
-1	111



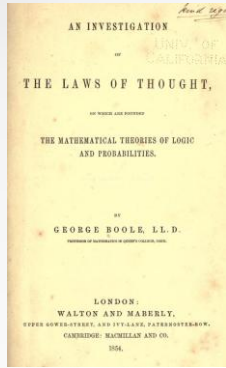
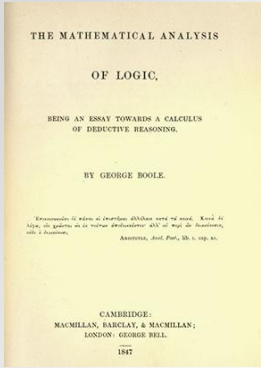
Αριθμητικά συστήματα

https://en.wikipedia.org/wiki/Two's_complement

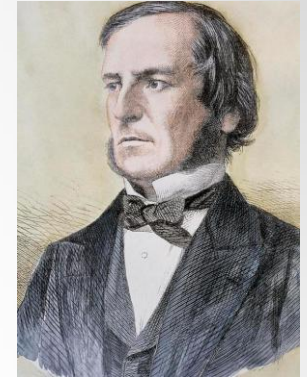
https://en.wikipedia.org/wiki/Ones'_complement

Eight-bit signed integers	
Decimal value ↕	Two's-complement Representation ↕
0	0000 0000
1	0000 0001
2	0000 0010
126	0111 1110
127	0111 1111
−128	1000 0000
−127	1000 0001
−126	1000 0010
−2	1111 1110
−1	1111 1111





Άλγεβρα Boole



https://en.wikipedia.org/wiki/Boolean_algebra

Βασικές πράξεις:

ΚΑΙ – σύζευξη (AND – conjunction) : $x \wedge y$ (x AND y)

Η – διάζευξη (OR – disjunction) : $x \vee y$ (x OR y)

ΟΧΙ - άρνηση (NOT – negation) : $\neg x$ (NOT x, Nx ή !x)

Πίνακες αληθείας

x	y	$x \wedge y$	$x \vee y$
0	0	0	0
1	0	0	1
0	1	0	1
1	1	1	1

x	$\neg x$
0	1
1	0



Άλγεβρα Boole

https://en.wikipedia.org/wiki/Boolean_algebra

δευτερεύουσες πράξεις: Υλική συνεπαγωγή, Αποκλειστικό Η (Exclusive OR – XOR), Ισοδυναμία (equivalence)

$$x \rightarrow y = \neg x \vee y$$

$$x \oplus y = \neg(x \equiv y) = (x \vee y) \wedge (\neg x \vee \neg y) = (x \wedge \neg y) \vee (\neg x \wedge y)$$

$$x \equiv y = \neg(x \oplus y) = (x \wedge y) \vee (\neg x \wedge \neg y)$$

Πίνακες αληθείας

x	y	$x \rightarrow y$	$x \oplus y$	$x \equiv y$
0	0	1	0	1
1	0	0	1	0
0	1	1	1	0
1	1	1	0	1



Άλγεβρα Boole

Νόμοι (κατ' αναλογία με συνήθη άλγεβρα με + αντί $\vee$ και $*$ αντί $\wedge$)

Associativity of $\vee$:

$$x \vee (y \vee z) = (x \vee y) \vee z$$

Associativity of $\wedge$:

$$x \wedge (y \wedge z) = (x \wedge y) \wedge z$$

Commutativity of $\vee$:

$$x \vee y = y \vee x$$

Commutativity of $\wedge$:

$$x \wedge y = y \wedge x$$

Distributivity of $\wedge$ over $\vee$:

$$x \wedge (y \vee z) = (x \wedge y) \vee (x \wedge z)$$

Identity for $\vee$:

$$x \vee 0 = x$$

Identity for $\wedge$:

$$x \wedge 1 = x$$

Annihilator for $\wedge$:

$$x \wedge 0 = 0$$



Άλγεβρα Boole

Νόμοι (δεν ισχύουν στη συνήθη άλγεβρα με $+$, $*$)

Annihilator for $\vee$: $x \vee 1 = 1$

Idempotence of $\vee$: $x \vee x = x$

Idempotence of $\wedge$: $x \wedge x = x$

Absorption 1: $x \wedge (x \vee y) = x$

Absorption 2: $x \vee (x \wedge y) = x$

Distributivity of $\vee$ over $\wedge$: $x \vee (y \wedge z) = (x \vee y) \wedge (x \vee z)$



Άλγεβρα Boole

Κι άλλοι νόμοι!

Για το συμπλήρωμα :

Complementation 1

$$x \wedge \neg x = 0$$

Complementation 2

$$x \vee \neg x = 1$$

Διπλή άρνηση:

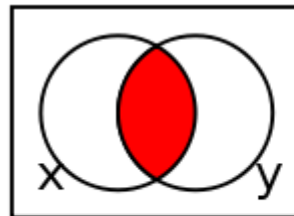
$$\neg(\neg x) = x$$

Νόμοι De Morgan:

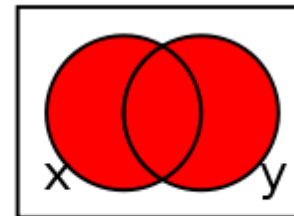
$$\neg x \wedge \neg y = \neg(x \vee y)$$

$$\neg x \vee \neg y = \neg(x \wedge y)$$

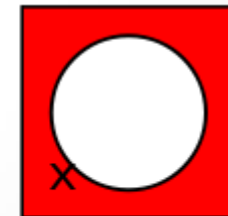
Διαγράμματα Venn για πράξεις στην άλγεβρα Boole :



$$x \wedge y$$



$$x \vee y$$



$$\neg x$$



Άλγεβρα Boole και ψηφιακές λογικές πύλες

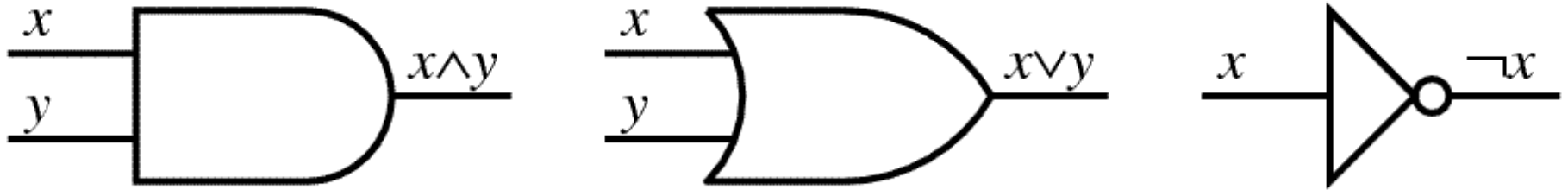


Figure 3. Logic gates

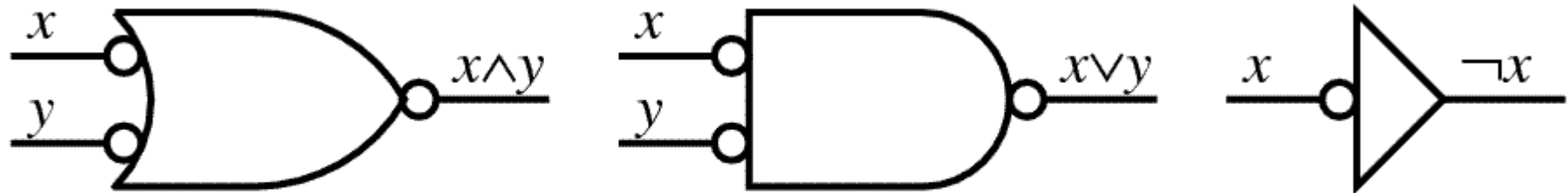


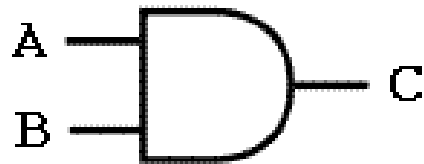
Figure 4. De Morgan equivalents

Αντιστρεψιμότητα (reversibility) υπολογισμών

- Φυσική και λογική αντιστρεψιμότητα

https://en.wikipedia.org/wiki/Reversible_computing

AND



Inputs		Output
A	B	C
0	0	0
0	1	0
1	0	0
1	1	1 ✓

Red arrows point from the input pairs (0,0), (0,1), and (1,0) to the output 0. A red circle highlights the output 0s. A red arrow points from the input pair (1,1) to the output 1, which is marked with a checkmark.

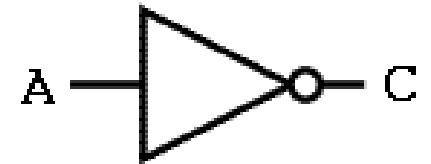
OR



Inputs		Output
A	B	C
0	0	0 ✓
0	1	1
1	0	1
1	1	1

Red arrows point from the input pairs (0,0), (0,1), and (1,0) to the output 1. A red circle highlights the output 1s. A red arrow points from the input pair (1,1) to the output 1, which is marked with a checkmark.

NOT



Input	Output
A	C
0	1 ✓
1	0 ✓

Red arrows point from input 0 to output 1, and from input 1 to output 0. Both output 1 and output 0 are marked with checkmarks.



Δείτε την αρχή και το όριο του Landauer https://en.wikipedia.org/wiki/Landauer's_principle

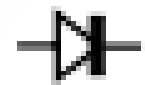


Τμήμα Μαθηματικών

Αριστοτέλειο Πανεπιστήμιο Θεσσαλονίκης



Ψηφιακά κυκλώματα



Diode



Capacitor



Inductor



Resistor



DC voltage
source



AC voltage
source



And gate



Nand gate



Or gate



Nor gate



Xor gate

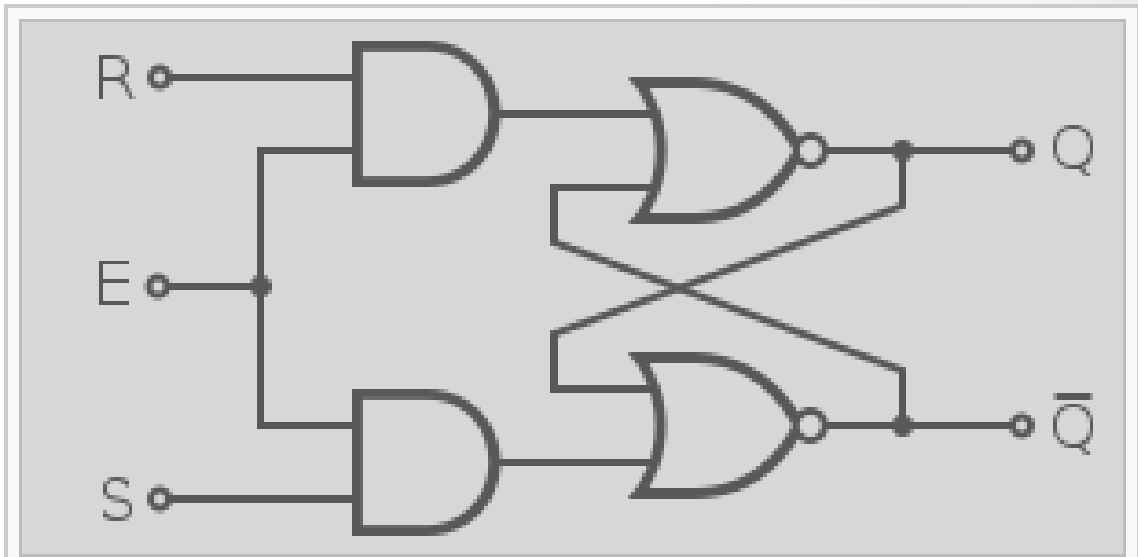
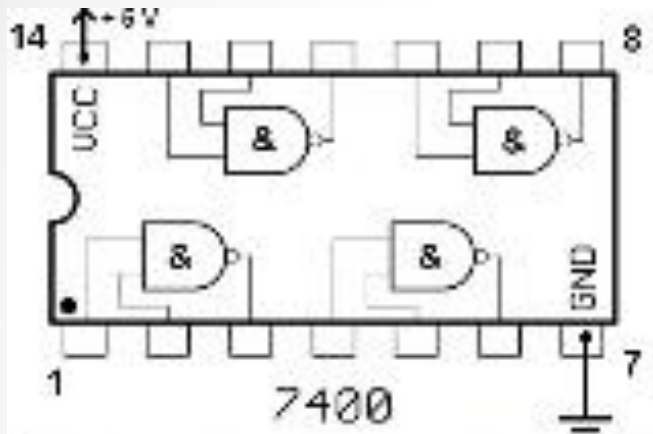


Inverter
(Not gate)

Συνήθη σύμβολα σε σχηματικά διαγράμματα κυκλωμάτων

Ψηφιακά κυκλώματα

Ακολουθιακό κύκλωμα



A gated SR latch circuit diagram constructed from AND gates (on left) and NOR gates (on right).

«τσιπάκι» (αριστερά) και μανταλωτής (δεξιά)

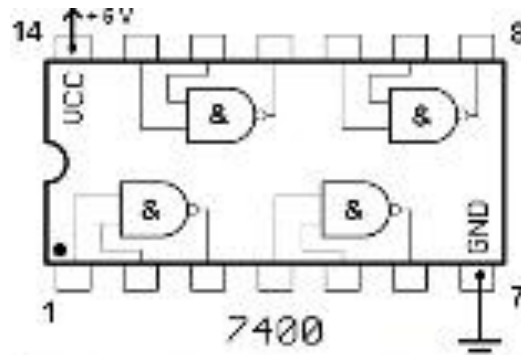
βλ. https://en.wikipedia.org/wiki/Logic_gate#Symbols και

[https://en.wikipedia.org/wiki/Flip-flop_\(electronics\)](https://en.wikipedia.org/wiki/Flip-flop_(electronics)) αντίστοιχα



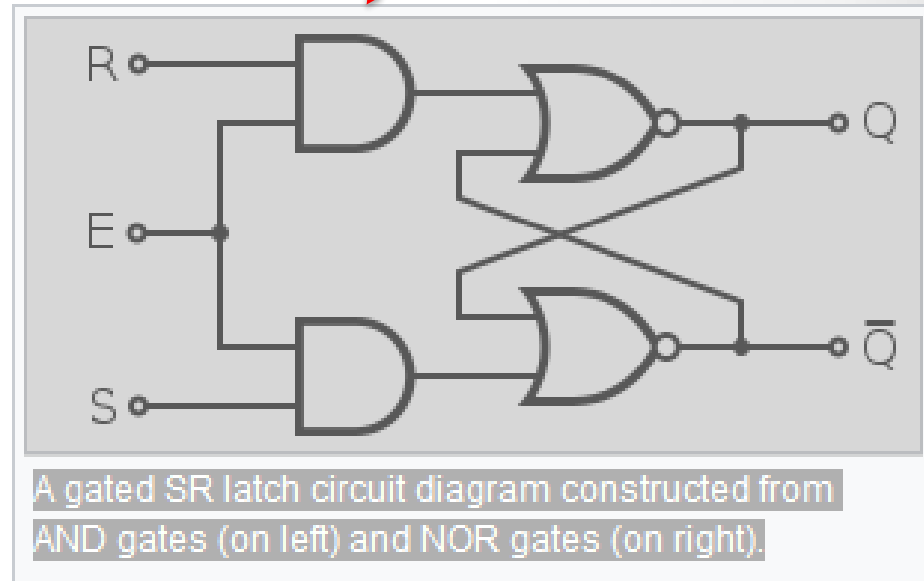
Ψηφιακά κυκλώματα

1959: (κάτω) Ο εφευρέτης του πρώτου μονολιθικού ολοκληρωμένου κυκλώματος Robert Noyce.



https://en.wikipedia.org/wiki/7400-series_integrated_circuits

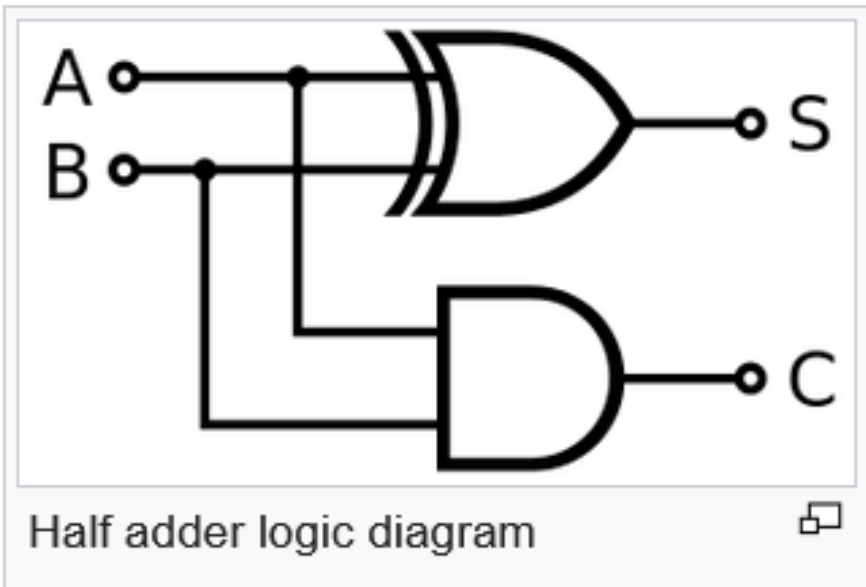
Ακολουθιακό κύκλωμα



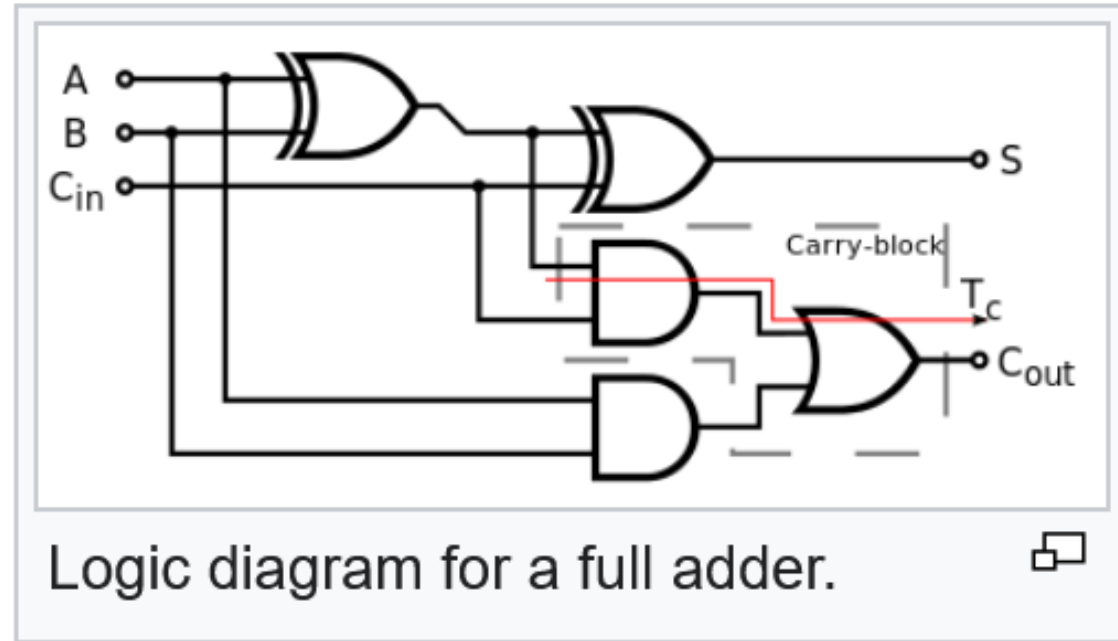
«τσιπάκι» της δεκαετίας 1980 (αριστερά) και μανταλωτής (διάγραμμα δεξιά)
βλ. https://en.wikipedia.org/wiki/Logic_gate#Symbols και
[https://en.wikipedia.org/wiki/Flip-flop_\(electronics\)](https://en.wikipedia.org/wiki/Flip-flop_(electronics)) αντίστοιχα



Αριθμητικές πράξεις με άλγεβρα Boole



Συνδυαστικό κύκλωμα



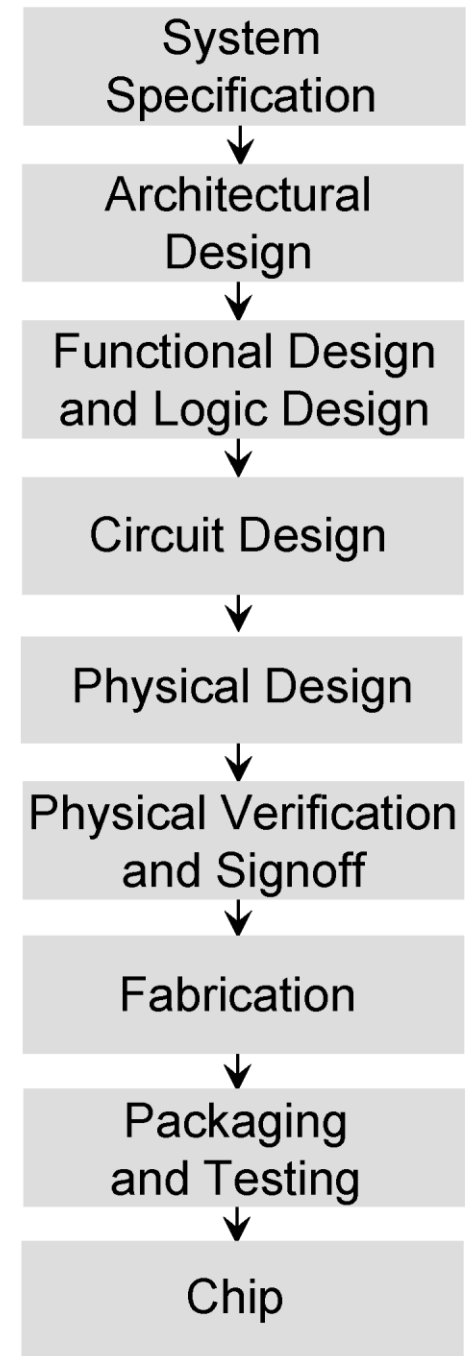
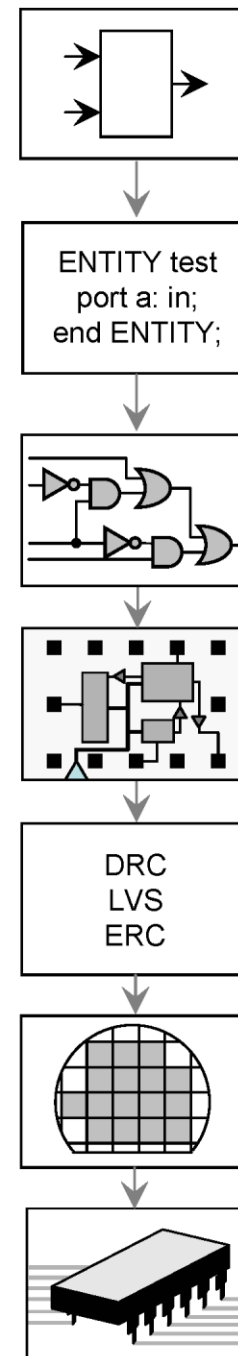
[https://en.wikipedia.org/wiki/Adder_\(electronics\)](https://en.wikipedia.org/wiki/Adder_(electronics))



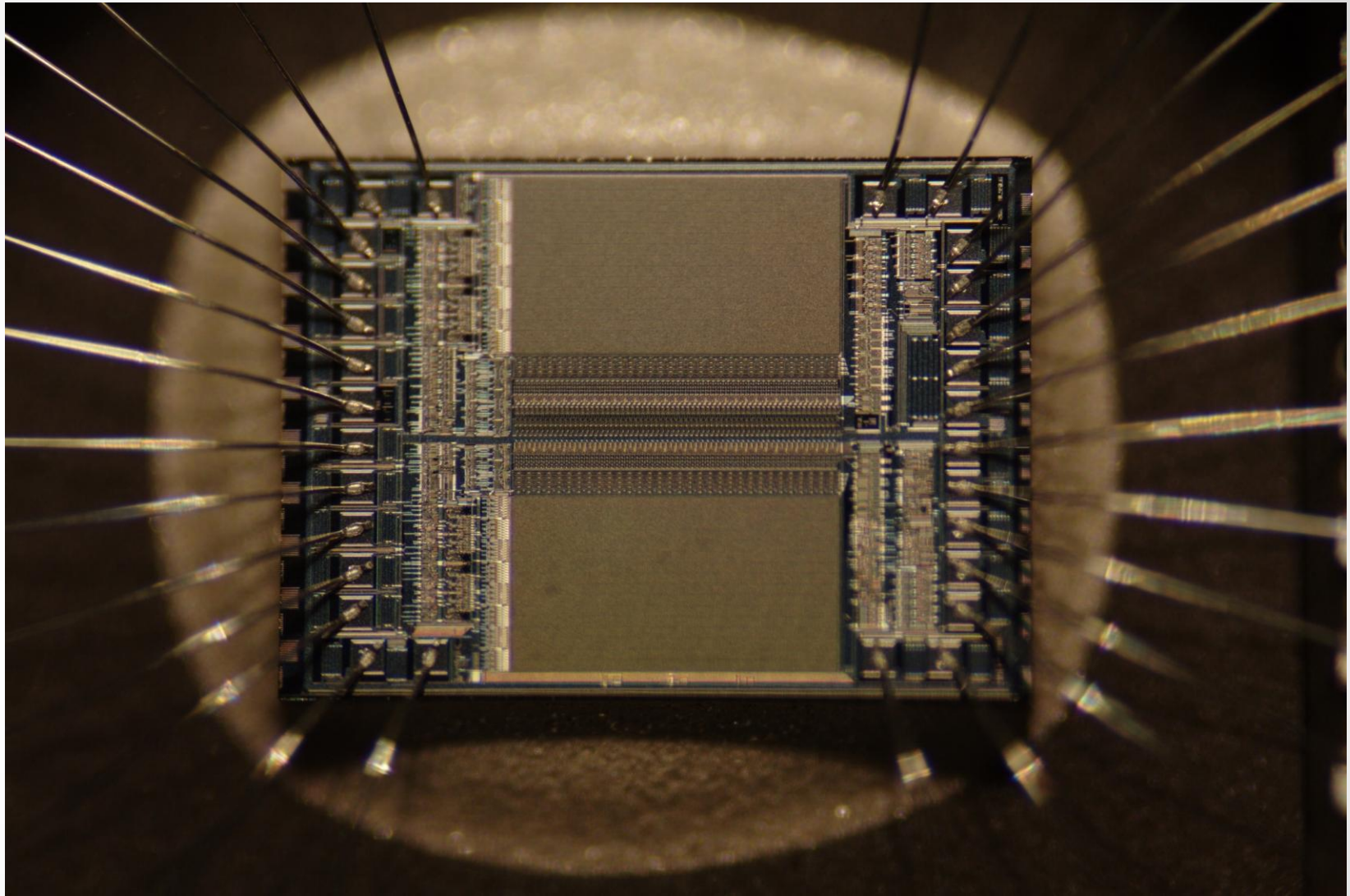
Ψηφιακή Σχεδίαση

Στάδια κατασκευής
ολοκληρωμένου κυκλώματος
(chip)

https://en.wikipedia.org/wiki/Integrated_circuit_design



Ψηφιακή σχεδίαση



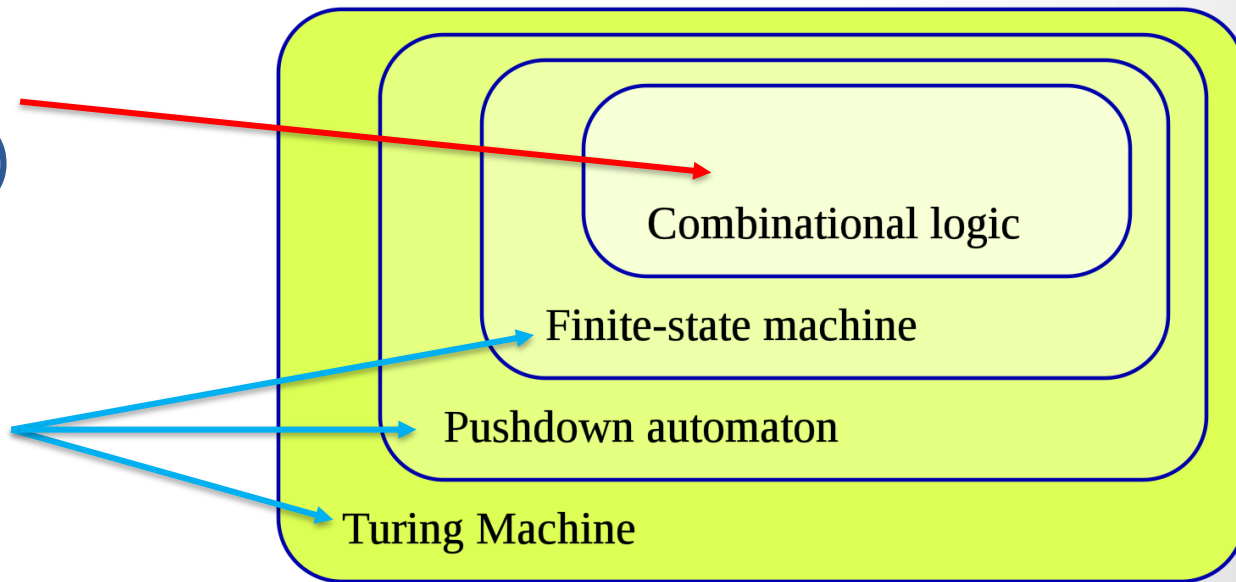
Integrated circuit from an EPROM memory microchip showing the memory blocks, the supporting circuitry and the fine silver wires which connect the integrated circuit die to the legs of the packaging



Από την ψηφιακή σχεδίαση στην αρχιτεκτονική Η/Υ

- Συνδυαστικά κυκλώματα
(συνδυαστική λογική
– combinational logic)
- Ακολουθιακά κυκλώματα
(ακολουθιακή λογική
– sequential logic)
υλοποιεί μνήμη!

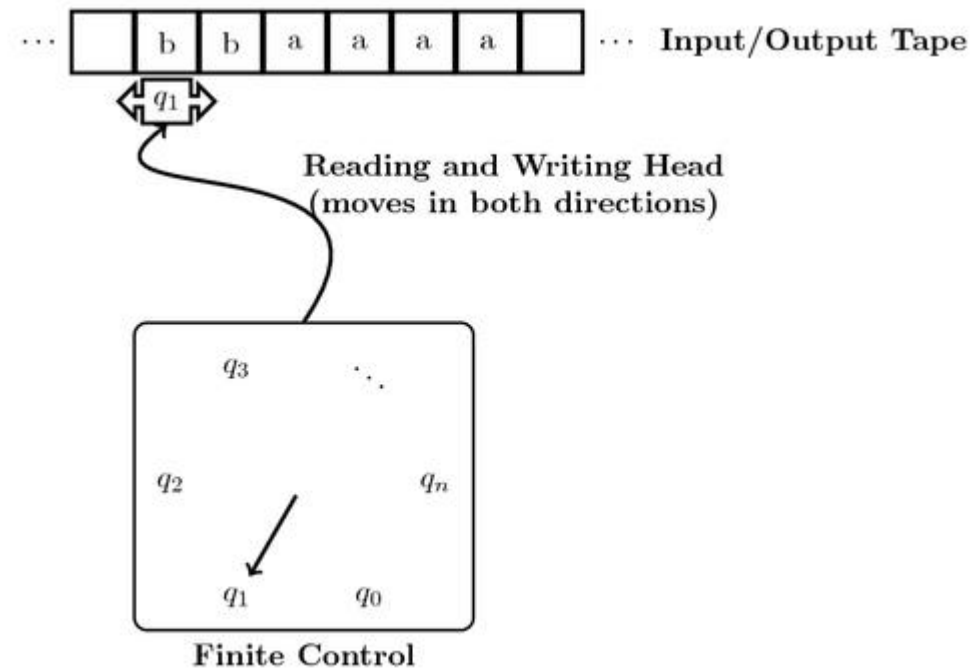
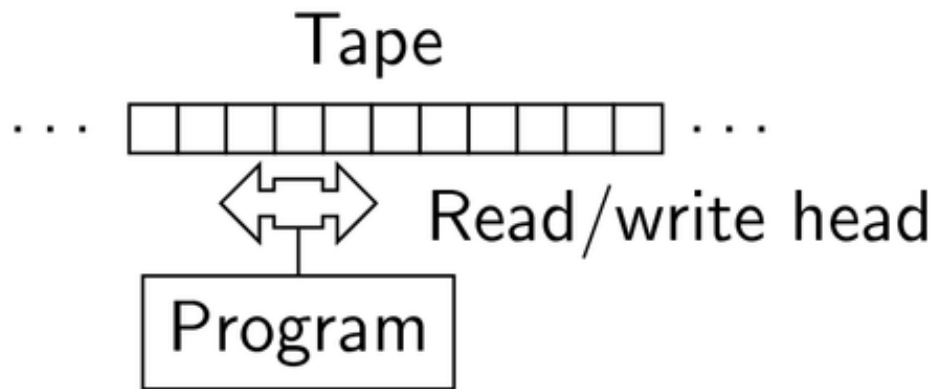
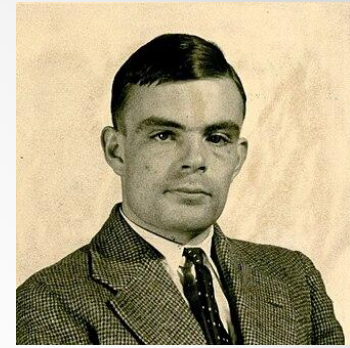
Automata theory



Μοντέλα υπολογισμών



Η μηχανή του Turing



https://en.wikipedia.org/wiki/Turing_machine

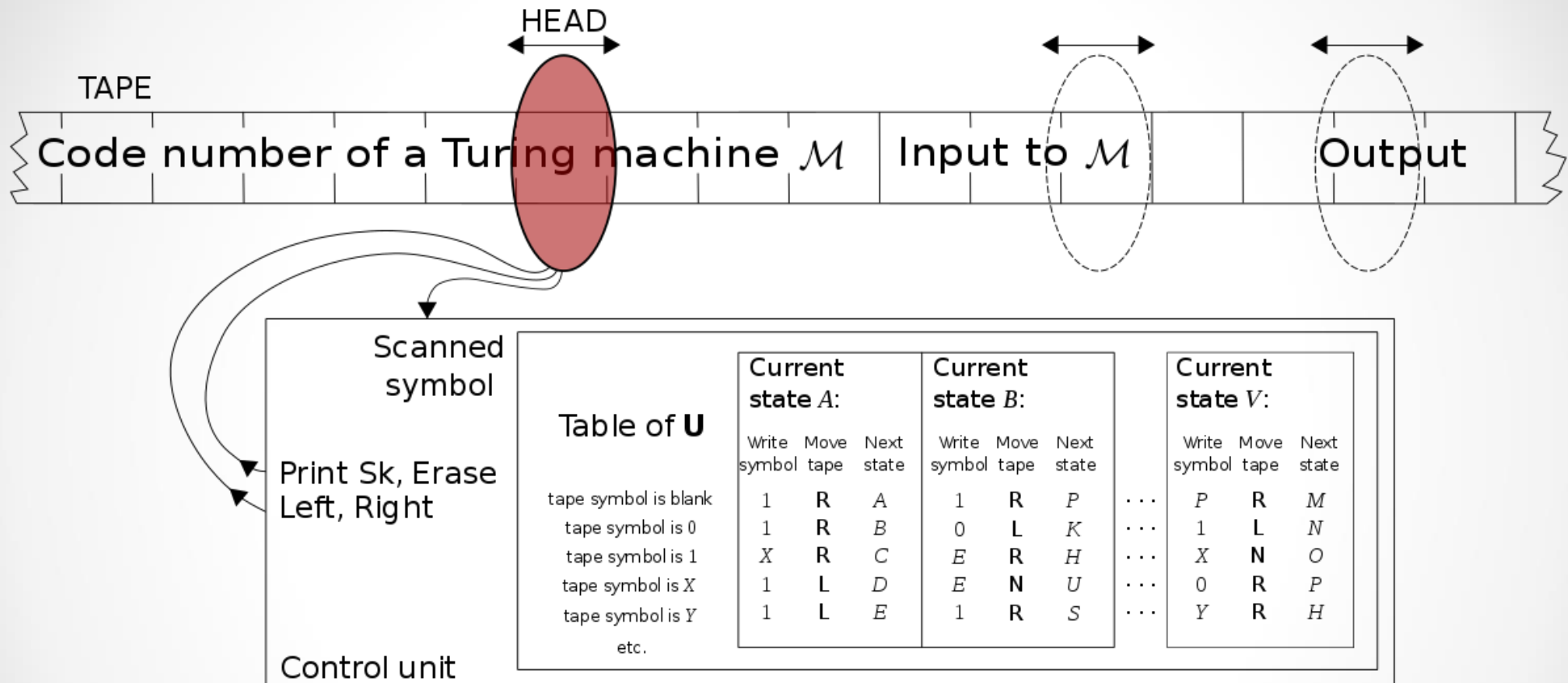


Τμήμα Μαθηματικών

Αριστοτέλειο Πανεπιστήμιο Θεσσαλονίκης



Universal Turing Machine

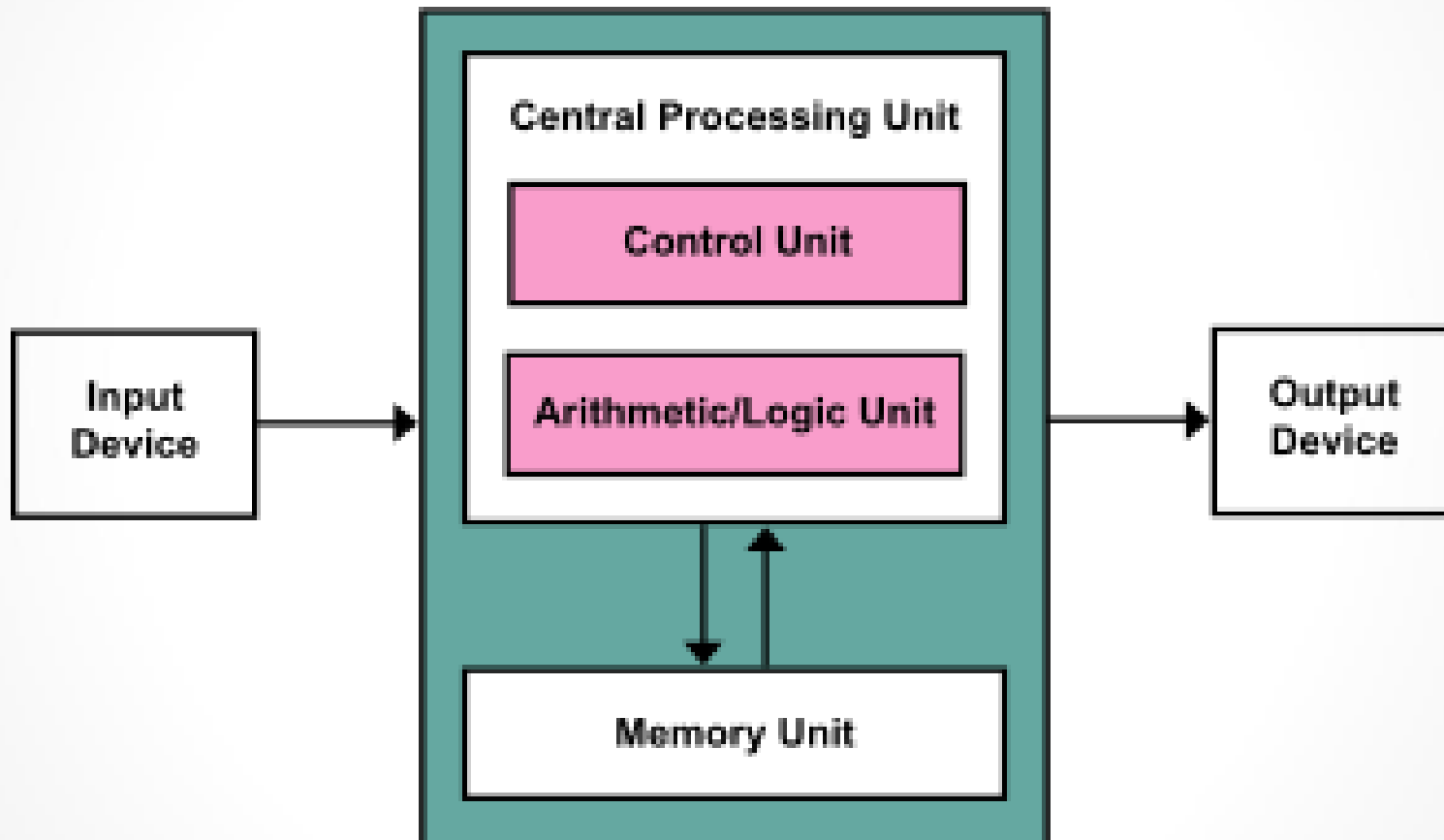


https://en.wikipedia.org/wiki/Universal_Turing_machine

"...the origin of the idea of a stored-program computer used by John von Neumann in 1946 for the "Electronic Computing Instrument" that now bears von Neumann's name: the von Neumann architecture.^[1]"



Αρχιτεκτονική Η/Υ



Αρχιτεκτονική **von Neumann**

ΟΔΗΓΟΣ ΣΠΟΥΔΩΝ
2021 - 2022



Αρχιτεκτονική von Neumann

Οδηγός σπουδών 2021-22

<https://drive.google.com/file/d/1MDznpDkSSWurOSABAUtrrUB8csyNgvEh/view>

Αρχιτεκτονική Η/Υ

Μεταφορά bits
=>
von Neumann
bottleneck

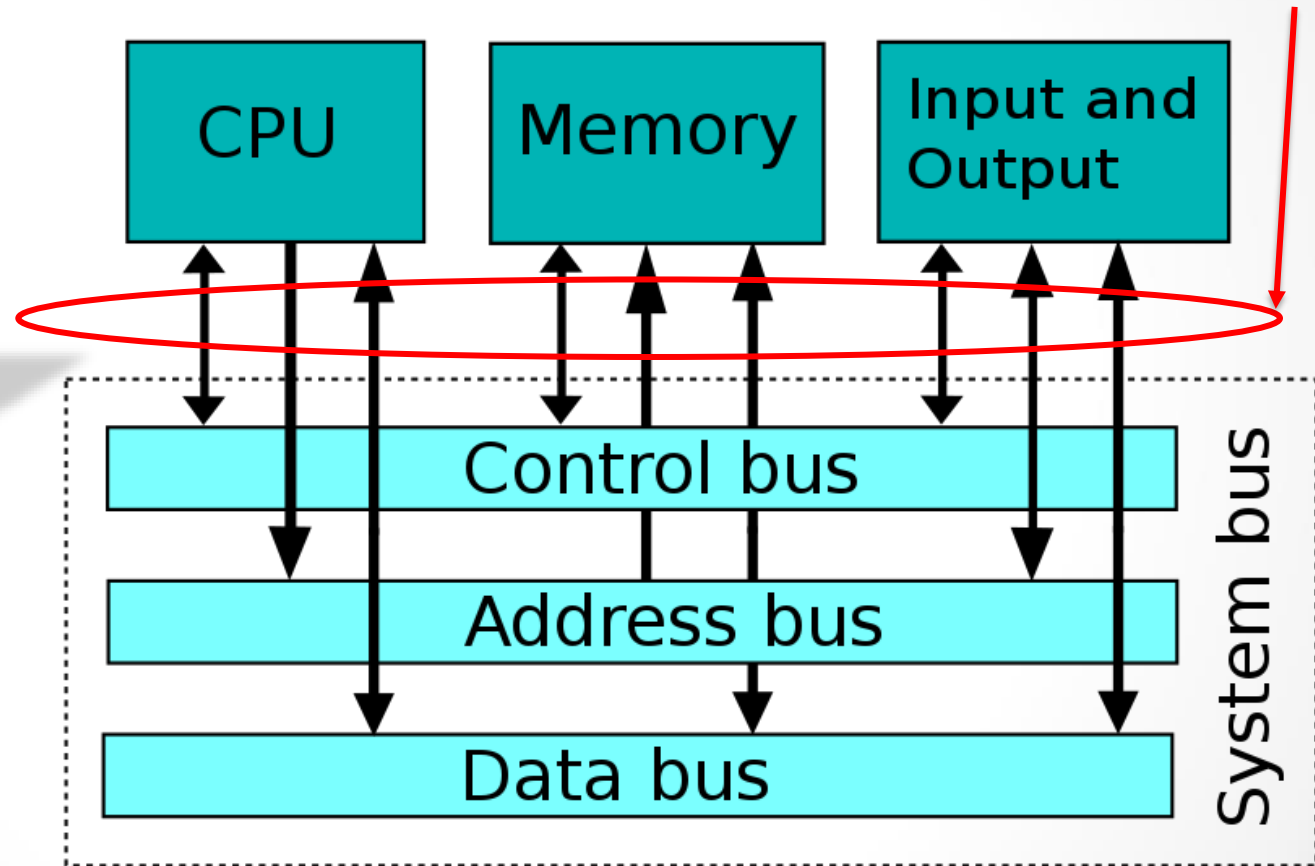
προσκόμιση (fetch)

αποκωδικοποίηση
(decode)

εκτέλεση (execution)

αποθήκευση (store)

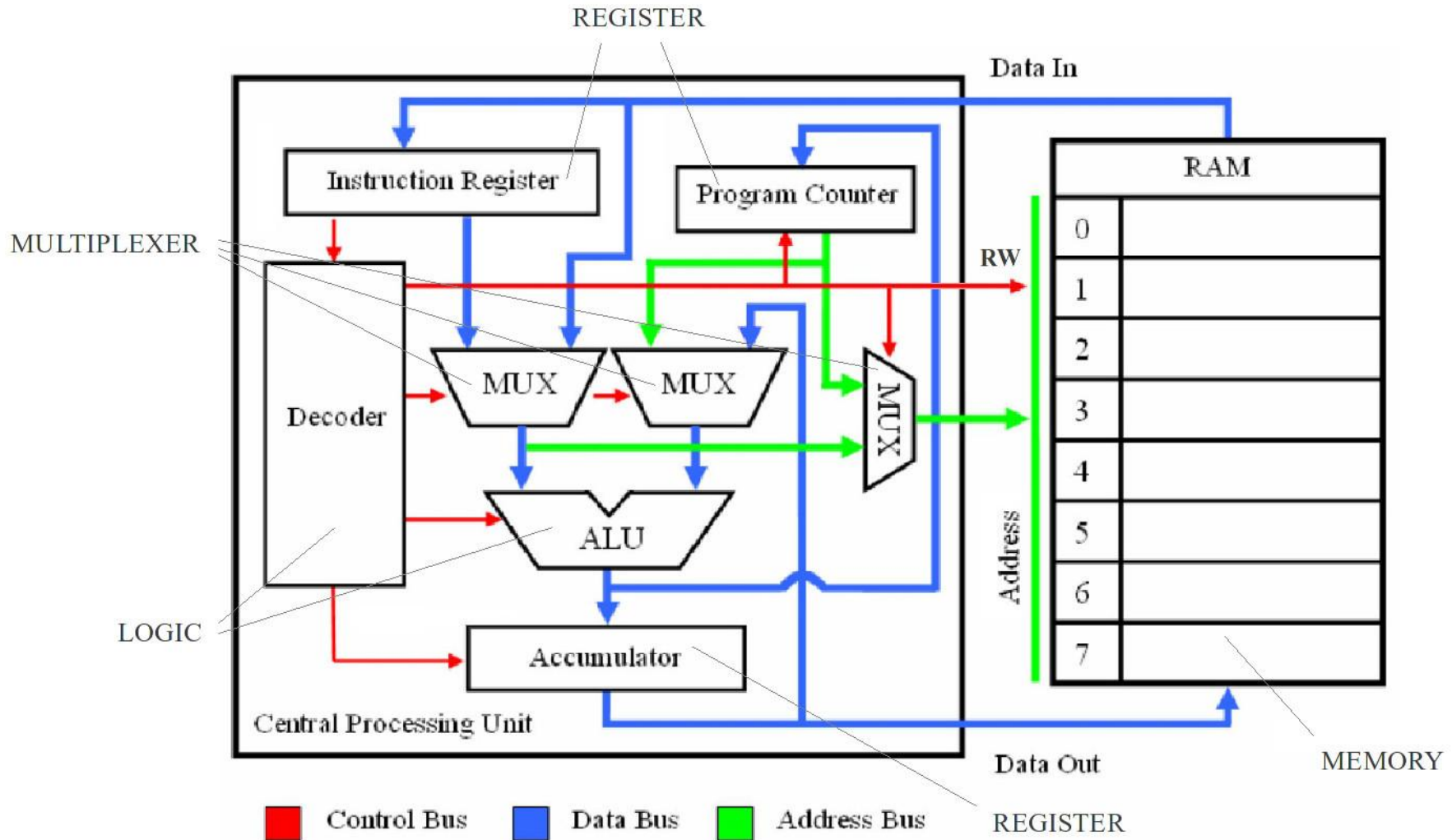
Απλουστευμένη
παρουσίαση
σταδίων εκτέλεσης
εντολής μηχανής
στη CPU



Αρχιτεκτονική von Neumann



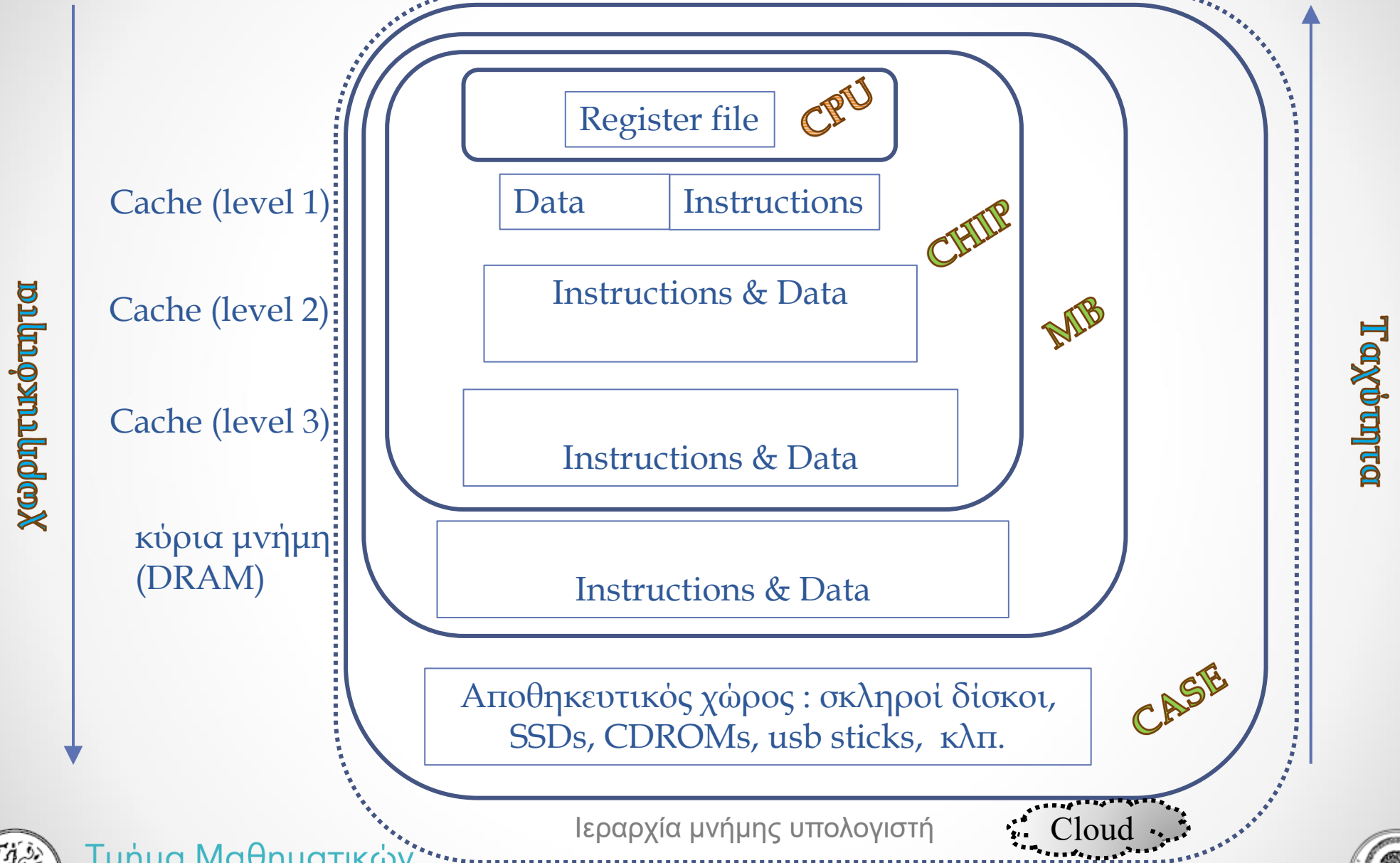
Αρχιτεκτονική Η/Υ



Πηγή : http://www.simplecpudesign.com/simple_cpu_v1/index.html

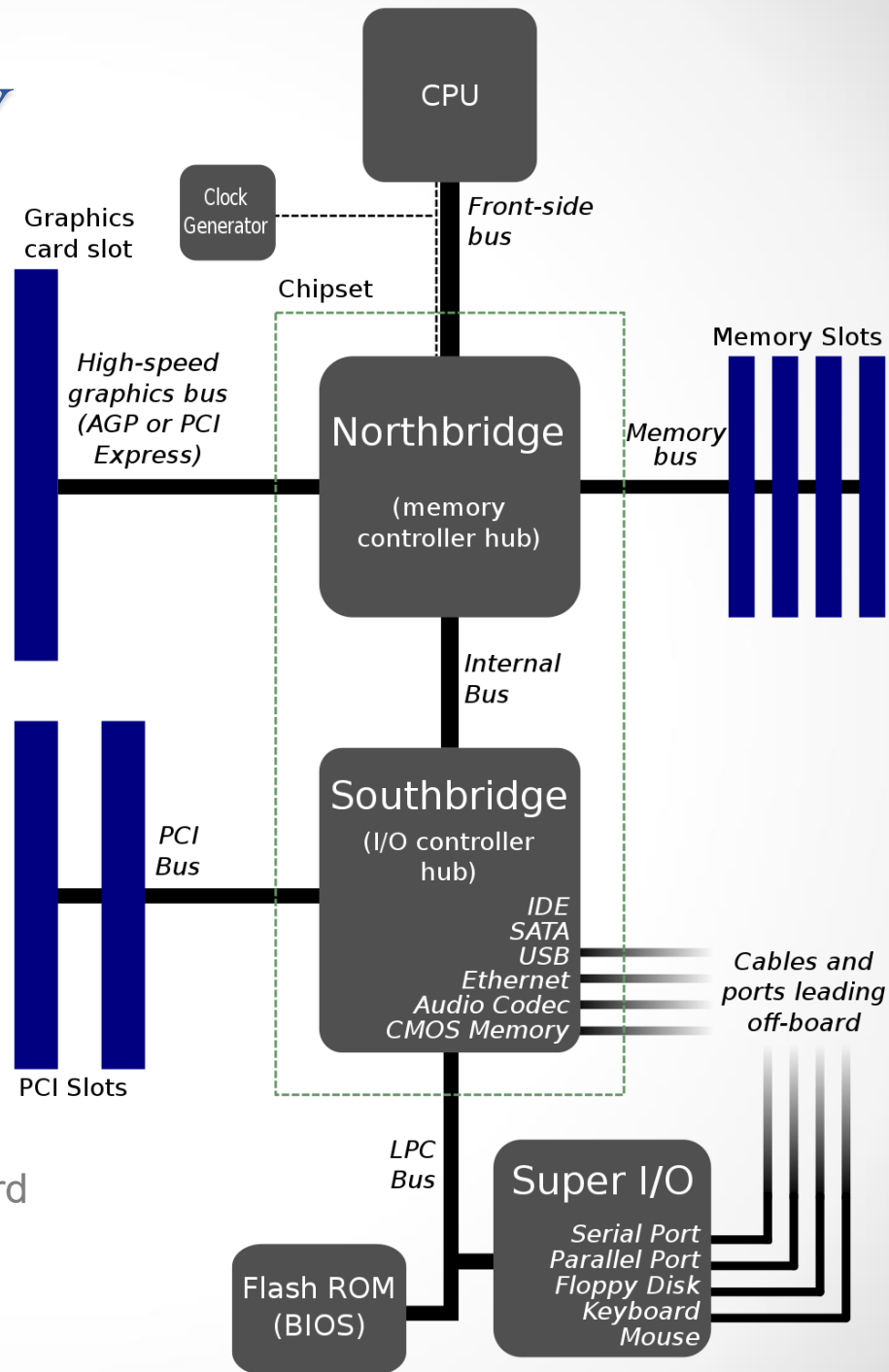


Αρχιτεκτονική Η/Υ



Αρχιτεκτονική Η/Υ

Σχηματικό διάγραμμα μητρικής κάρτας PC



Πηγή : <https://en.wikipedia.org/wiki/Motherboard>



Τμήμα Μαθηματικών

Αριστοτέλειο Πανεπιστήμιο Θεσσαλονίκης



Αρχιτεκτονική Η/Υ



Εμπορικά διαθέσιμη (2023) CPU της εταιρίας Intel για PC

Intel founders



Gordon Moore in 1978



Robert Noyce in 1959



Arthur Rock in 2003



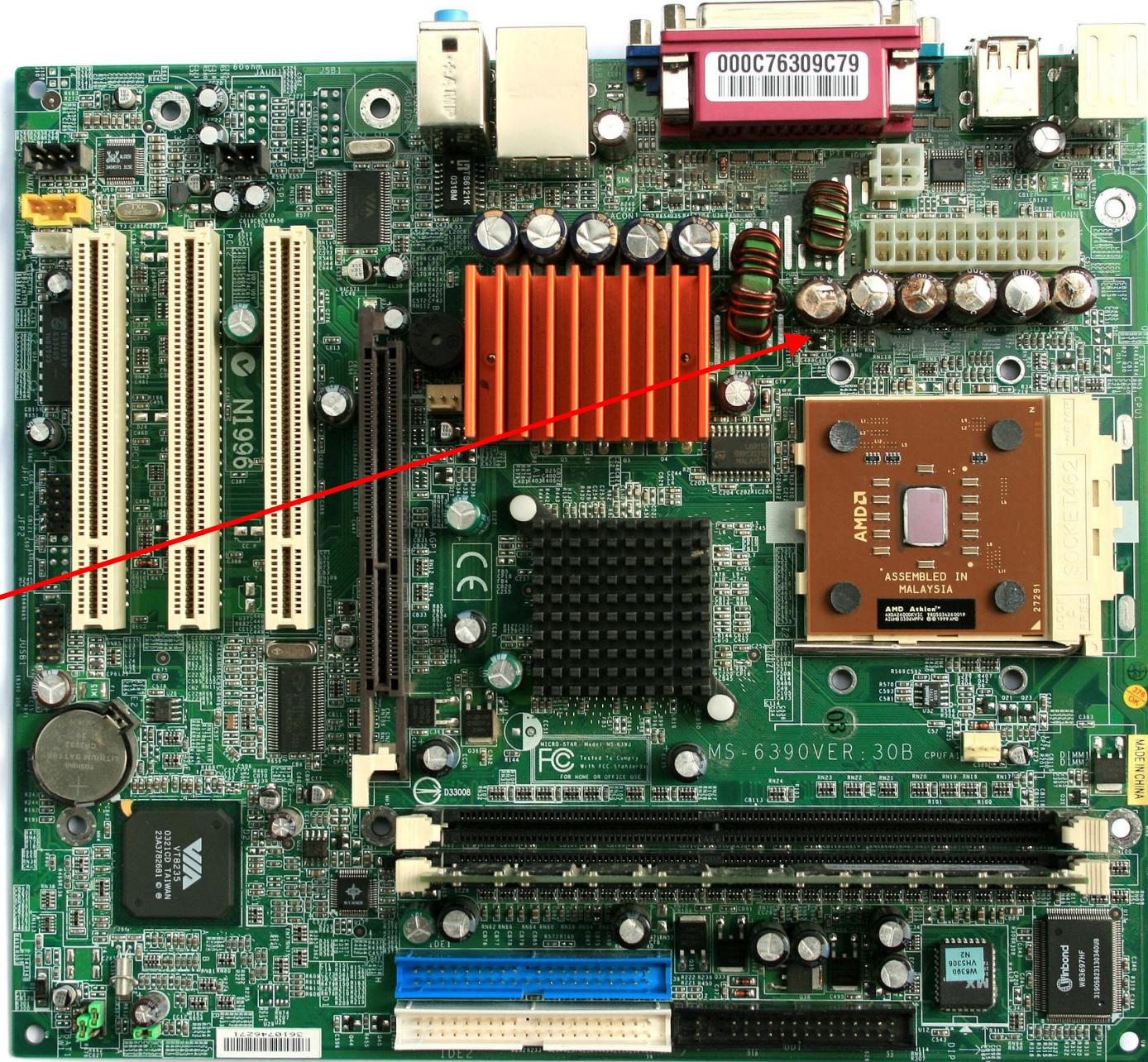
Τμήμα Μαθηματικών

Αριστοτέλειο Πανεπιστήμιο Θεσσαλονίκης



Αρχιτεκτονική Η/Υ

μητρική κάρτα τύπου
microATX για PC
(παρατηρήστε τους
σκασμένους
πυκνωτές)



Πέρα από την αρχιτεκτονική von Neumann:

Αντισυμβατική – πρωτότυπη υπολογιστική (Unconventional computing)

PT explain unconventional computing with images



I'm sorry, I am a text-based AI language model and do not have the ability to display images. However, I can describe unconventional computing and its different branches in detail.

Unconventional computing encompasses a wide range of computing paradigms and technologies that depart from the conventional Von Neumann architecture, which is based on a stored program and a central processing unit (CPU) executing instructions in a sequential manner. Some of the branches of unconventional computing include:

1. DNA computing - This branch of computing uses DNA molecules to store and manipulate data and perform computations. In this approach, chemical reactions are used to perform operations on the DNA.
2. Quantum computing - This branch of computing leverages the unique properties of quantum systems, such as superposition and entanglement, to perform computations. Quantum computers use qubits instead of classical bits to perform computations.
3. Optical computing - In this approach, information is processed using light instead of electricity. Optical computing has the potential to be faster and more energy-efficient than electronic computing.
4. Memristor computing - This type of computing uses memristors, which are circuit elements that can change their resistance based on the flow of current, to perform computations.
5. Molecular computing - This branch of computing uses molecular systems, such as molecular electronics and molecular biology, to perform computations.

These are just a few examples of unconventional computing. Each of these branches of unconventional computing offers unique benefits and challenges, and the field is rapidly evolving, with new technologies and approaches being developed all the time.

PT explain unconventional computing with public domain sources



Unconventional computing refers to computing paradigms and technologies that depart from the conventional Von Neumann architecture, which is based on a stored program and a central processing unit (CPU) executing instructions in a sequential manner.

Unconventional computing encompasses a wide range of computing approaches, including quantum computing, DNA computing, molecular computing, optical computing, memristor computing, chaos computing, and more.

One example of unconventional computing is DNA computing. DNA computing is a branch of computing that uses DNA, biochemistry, and molecular biology to solve computational problems. DNA molecules can store and manipulate data and perform computations by performing chemical reactions. In 1994, researchers demonstrated the use of DNA to solve a simple mathematical problem, and since then, DNA computing has been used to solve increasingly complex problems.

Another example of unconventional computing is quantum computing. Quantum computing leverages the unique properties of quantum systems, such as superposition and entanglement, to perform computations. Quantum computers use qubits (quantum bits) instead of classical bits, which enables them to perform certain types of computations much faster than classical computers. For example, quantum computers can efficiently solve problems that are intractable for classical computers, such as breaking cryptographic codes.

Optical computing is another example of unconventional computing, in which information is processed using light instead of electricity. Optical computing has the potential to be faster and more energy-efficient than electronic computing because light can travel faster and carry more information than electrical signals.

These are just a few examples of unconventional computing, and the field is rapidly evolving, with new technologies and approaches being developed all the time. If you want to learn more about unconventional computing, I recommend starting with the Wikipedia articles on the various types of unconventional computing and the general concept of unconventional computing.

Απαντήσεις του ChatGPT Jan 30, 23 Version.
<https://chat.openai.com/chat>



Αντισυμβατική – πρωτότυπη υπολογιστική (Unconventional computing)

PT explain unconventional computing with images



I'm sorry, I am a text-based AI language model and do not have the ability to display images. However, I can describe unconventional computing and its different branches in detail.

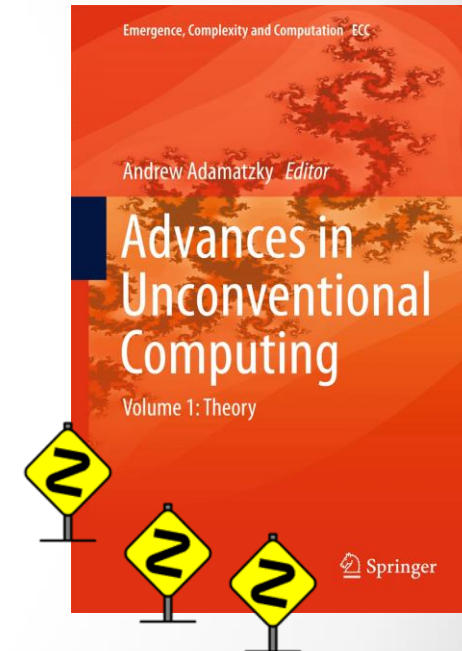
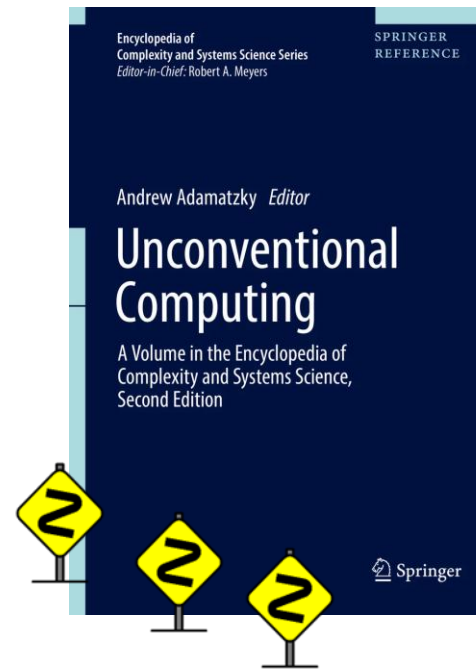
Unconventional computing encompasses a wide range of computing paradigms and technologies that depart from the conventional Von Neumann architecture, which is based on a stored program and a central processing unit (CPU) executing instructions in a sequential manner. Some of the branches of unconventional computing include:

1. DNA computing - This branch of computing uses DNA molecules to store and manipulate data and perform computations. In this approach, chemical reactions are used to perform operations on the DNA.
2. Quantum computing - This branch of computing leverages the unique properties of quantum systems, such as superposition and entanglement, to perform computations. Quantum computers use qubits instead of classical bits to perform computations.
3. Optical computing - In this approach, information is processed using light instead of electricity. Optical computing has the potential to be faster and more energy-efficient than electronic computing.
4. Memristor computing - This type of computing uses memristors, which are circuit elements that can change their resistance based on the flow of current, to perform computations.
5. Molecular computing - This branch of computing uses molecular systems, such as molecular electronics and molecular biology, to perform computations.

These are just a few examples of unconventional computing. Each of these branches of unconventional computing offers unique benefits and challenges, and the field is rapidly evolving, with new technologies and approaches being developed all the time.

Πιο ...συμβατική αναζήτηση:

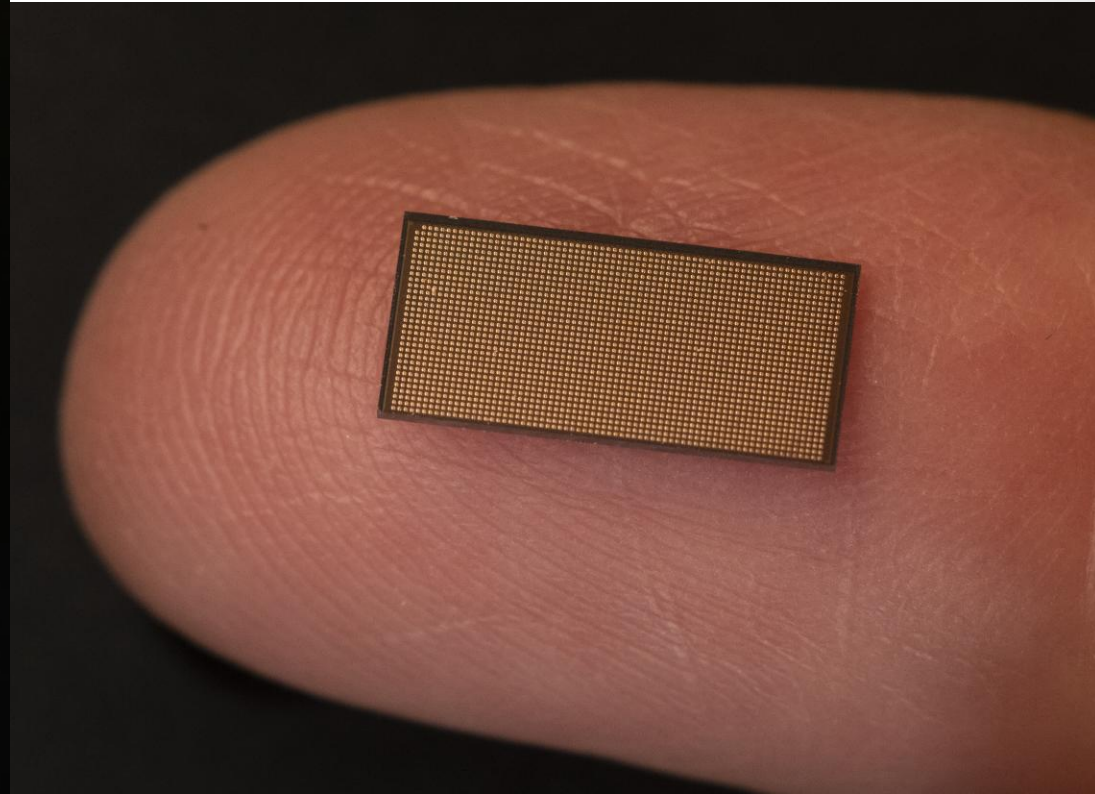
1. https://en.wikipedia.org/wiki/Unconventional_computing
2. <https://link.springer.com/referencework/10.1007/978-1-4939-6883-1>
3. <https://link.springer.com/book/10.1007/978-3-319-33924-5>



Σε κάθε περίπτωση:
1. Έλεγχος πηγών, είναι αξιόπιστες;
2. Διασταύρωση στοιχείων
3. Ανάγνωση με κριτική σκέψη



Παράδειγμα: Intel's neuromorphic computing architecture



Παράδειγμα: Intel's neuromorphic computing architecture

<https://download.intel.com/newsroom/2021/new-technologies/neuromorphic-computing-loihi-2-brief.pdf>

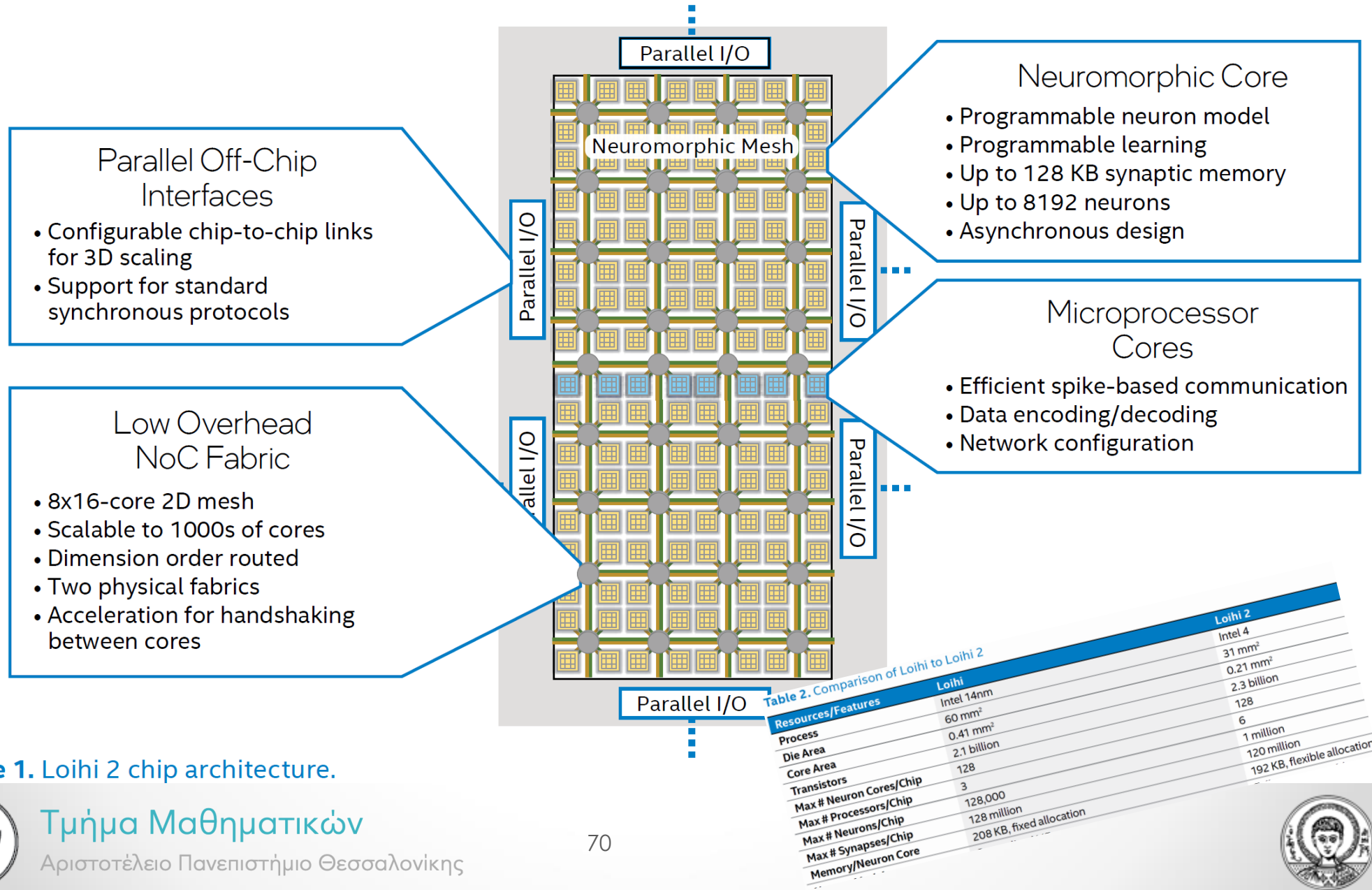


Figure 1. Loihi 2 chip architecture.



Τμήμα Μαθηματικών

Αριστοτέλειο Πανεπιστήμιο Θεσσαλονίκης



Ερωτήσεις & Απαντήσεις

